

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関  
国際事務局



(43)国際公開日  
2001年5月10日 (10.05.2001)

PCT

(10)国際公開番号  
WO 01/33372 A1

(51)国際特許分類: G06F 13/10, 13/12, 13/00, G10K 15/02

特願平 11/308674

1999年10月29日 (29.10.1999) JP

(21)国際出願番号: PCT/JP00/07549

特願 2000/325218

2000年10月25日 (25.10.2000) JP

(22)国際出願日: 2000年10月27日 (27.10.2000)

特願 2000/325219

2000年10月25日 (25.10.2000) JP

(25)国際出願の言語: 日本語

(71)出願人(米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 Tokyo (JP).

(26)国際公開の言語: 日本語

(72)発明者; および

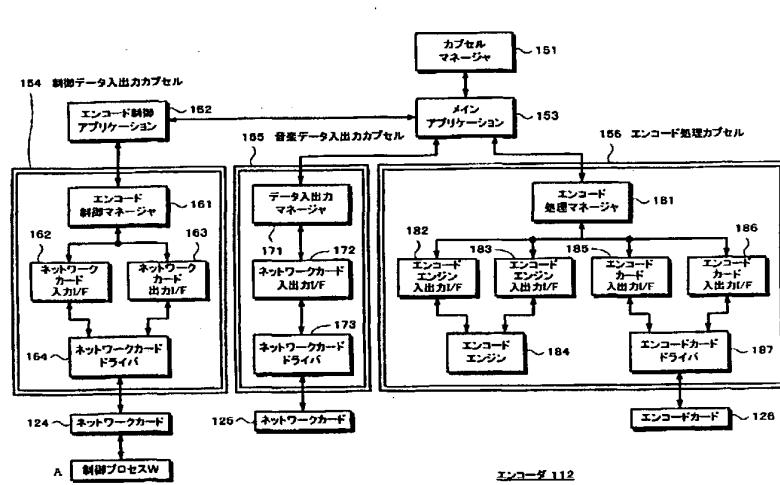
(30)優先権データ:  
特願平 11/308673

(75)発明者/出願人(米国についてのみ): 岩津 健  
(続葉有)

1999年10月29日 (29.10.1999) JP

(54) Title: STORAGE MEDIUM, AND METHOD AND APPARATUS FOR INFORMATION PROCESSING

(54)発明の名称: 記憶媒体、情報処理装置および方法



(57) Abstract: In an encoder on a distribution side of a music distribution service system, an encapsulated process is provided between control sections (152, 153) and hardware so that the process can be initialized if the process has trouble.

(57)要約:

112...ENCODER  
124...NETWORK CARD  
125...NETWORK CARD  
126...ENCODE CARD  
151...CAPSULE MANAGER  
152...ENCODE CONTROL APPLICATION  
153...MAIN APPLICATION  
154...CONTROL DATA INPUT/OUTPUT CAPSULE  
155...MUSIC DATA INPUT/OUTPUT CAPSULE  
156...ENCODE PROCESS CAPSULE  
161...ENCODE CONTROL MANAGER  
162...NETWORK CARD INPUT INTERFACE

163...NETWORK CARD OUTPUT INTERFACE  
164...NETWORK CARD DRIVER  
171...DATA INPUT/OUTPUT MANAGER  
172...NETWORK CARD INPUT/OUTPUT INTERFACE  
173...NETWORK CARD DRIVER  
181...ENCODE PROCESSING MANAGER  
182...ENCODE CARD INPUT/OUTPUT INTERFACE  
183...ENCODE CARD INPUT/OUTPUT INTERFACE  
184...ENCODE ENGINE  
185...ENCODE CARD INPUT/OUTPUT INTERFACE  
186...ENCODE CARD INPUT/OUTPUT INTERFACE  
187...ENCODE CARD DRIVER  
A...CONTROL PROCESS W

WO 01/33372 A1

音楽配信サービスシステムの配信側のエンコーダにおいて、制御部(152、153)とハードウェアとの間にカプセル化したプロセスを設け、プロセスに異常が生じたとき当該プロセスは初期化される。



(IWATSU, Takeshi) [JP/JP]; 〒141-0001 東京都品川区  
北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP).

(84) 指定国(広域): ヨーロッパ特許(AT, BE, CH, CY, DE,  
DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

(74) 代理人: 杉浦正知(SUGIURA, Masatomo); 〒171-0022  
東京都豊島区南池袋2丁目49番7号 池袋パークビル7  
階 Tokyo (JP).

添付公開書類:  
— 國際調査報告書

(81) 指定国(国内): CN, US.

2文字コード及び他の略語については、定期発行される  
各PCTガゼットの巻頭に掲載されている「コードと略語  
のガイダンスノート」を参照。

## 明細書

## 記憶媒体、情報処理装置および方法

## 5 技術分野

本発明は、記録媒体、情報処理装置および方法に関し、特に、情報を処理するために必要なハードウェアの変更または改良が容易にできるようにした記録媒体、情報処理装置および方法に関する。

また、より迅速に異常なステートを回復することができるようにして記録媒体、情報処理装置および方法に関する。

## 背景技術

第1図には、従来の音楽配信サービスシステムの配信側の装置を構成するエンコーダ10の機能的構成例（エンコード処理用のプログラムの構成例）が示されている。なお、この音楽配信サービスシステムの配信側の装置は、このエンコーダ10の他、エンコーダ10におけるエンコード処理を制御する制御端末（図示せず）、およびエンコードされる音楽データ（以下、PCM（Pulse Code Modulation）非圧縮音楽データと称する）をエンコーダ10に供給したり、エンコーダ10によりエンコードされた音楽データ（以下、PCM圧縮音楽データと称する）を記憶し、音楽配信サービスの利用者（受信側）に配信するサーバ（図示せず）から構成されている。

エンコーダ10には、エンコード処理を制御するための制御データが転送されるアラームLAN（alarm Local Area Network）との通信を制御するネットワークカード、PCM非圧縮音楽データおよびPCM圧縮音楽データ（以下、これらを個々に区別する必要がない場合、単に、

音楽データと称する)が転送されるメディアムLAN(medium LAN)との通信を制御するネットワークカード、およびエンコード処理を実行するエンコードカードなどのハードウェアが設けられている。

第1図に示すエンコード処理用のプログラムは、制御データ入出力プロセス11、ネットワークカードドライバプロセス12、メイン処理プロセス13、ネットワークカードドライバプロセス14、およびエンコードカードドライバプロセス15の5つのプロセス(図中、実線の枠で示されている要素)から構成されている。なお、プロセスは、実行可能な所定のプログラムで構成され、データ領域(バッファやレジスタなど)を管理し、各処理は、このプロセス単位で実行される。

制御データ入出力プロセス11は、メイン処理プロセス13と通信を行う。制御データ入出力プロセス11は、ネットワークカードドライバプロセス12を介して、制御端末から送信されてくる、エンコード処理に関する各種コマンドを受信し、メイン処理プロセス13に出力する。制御データ入出力プロセス11はまた、メイン処理プロセス13から供給される、例えば、エンコード処理が成功したことを示すメッセージやエンコード処理が失敗したことを示すエラーメッセージなどを、ネットワークカードドライバプロセス12を介して制御端末に出力する。なお、以下において、制御データ入出力プロセス11およびメイン処理プロセス13との間で授受されるコマンドやエラーメッセージを、個々に区別する必要がない場合、単に、制御データと称する。

メイン処理プロセス13は、ネットワークカードドライバプロセス14を介して、サーバ(図示せず)から送信されてくる、例えば、PCM非圧縮音楽データを受信し、エンコードカードドライバプロセス1

5 を介して、エンコードカードに供給する。メイン処理プロセス 1 3 はまた、エンコードカードドライバプロセス 1 5 を介してエンコードカードを制御し、制御データ入出力プロセス 1 1 からの制御データに基づくエンコード処理をエンコードカードに実行させる。この例の場合、  
5 エンコードカードにおいて、サンプリング周波数が48KHzであるMPEG (Moving Picture Experts Group) 1 layer 2 に準拠したエンコード処理（以下、MPEG 1 対応エンコード処理と称する）、またはサンプリング周波数が44.1KHzであるATRAC (adaptive transform acoustic coding) 1 (商標) の規格に準拠したエンコード処理（以下、  
10 ATRAC 1 対応エンコード処理と称する）が実行される。

メイン処理プロセス 1 3 は、エンコード処理を施して得られたPCM圧縮音楽データを、エンコードカードドライバプロセス 1 5 を介して、エンコードカードから受け取り、それを、ネットワークカードドライバプロセス 1 4 を介してサーバに供給する。

15 次に、制御データ入出力プロセス 1 1 およびメイン処理プロセス 1 3 について説明する。制御データ入出力プロセス 1 1 は、制御部 2 1 、ネットワークカード入力I/F(インターフェース) 2 2 、およびネットワークカード出力I/F 2 3 の3つのプログラム（図中、点線の枠で示されている要素）、並びにそれらを実行するために必要なデータ領域を有している。  
20

ネットワークカード入力I/F 2 2 は、ネットワークカードドライバプロセス 1 2 により受信された制御端末からの制御データを受け取り、制御部 2 1 に出力する。ネットワークカード出力I/F 2 3 は、制御部 2 1 を介して供給される、メイン処理プロセス 1 3 からの、例えば  
25 、エラーメッセージを受け取り、ネットワークカードドライバプロセス 1 2 に出力する。

制御部21は、ネットワークカード入力I/F22およびネットワークカード出力I/F23を制御するとともに、メイン処理プロセス13の制御部31と通信を行う。

次に、メイン処理プロセス13の構成について説明する。メイン処理プロセス13は、制御部31、ネットワークカード入出力I/F32、エンコードエンジン入出力I/F33、エンコードエンジン入出力I/F34、エンコードエンジン35、エンコードカード入出力I/F36、およびエンコードカード入出力I/F37の7つのプログラム（図中、点線の枠で示されている要素）、並びにそれらを実行させるために必要なデータ領域を有している。

ネットワークカード出力I/F32は、ネットワークカードドライバプロセス14により受信されたPCM非圧縮音楽データを受け取り、制御部31に出力したり、制御部31を介して供給される、PCM圧縮音楽データを、ネットワークカードドライバプロセス14に出力する。

エンコードエンジン入出力I/F33は、制御部31を介して入力されたPCM非圧縮音楽データのうち、ATRAC1対応エンコード処理されるPCM非圧縮音楽データを受け取り、エンコードエンジン35に出力する。エンコードエンジン入出力I/F33はまた、エンコードエンジン35から入力されるATRAC1対応エンコード処理されたPCM圧縮音楽データを、制御部31に出力する。

エンコードエンジン入出力I/F34は、制御部31を介して入力されたPCM非圧縮音楽データのうち、MPEG1対応エンコード処理されるPCM非圧縮音楽データを受け取り、エンコードエンジン35に出力する。エンコードエンジン入出力I/F34はまた、エンコードエンジン35から入力されるMPEG1対応エンコード処理が施されたPCM圧縮音楽データを、制御部31に出力する。

エンコードカード入出力I/F3 6は、制御部3 1を介して入力されたPCM非圧縮音楽データのうち、ATRAC1対応エンコード処理されるPCM非圧縮音楽データを受け取り、エンコードカードドライバプロセス1 5に出力する。エンコードカード入出力I/F3 6はまた、エンコードカードドライバプロセス1 5から入力されるATRAC1対応エンコード処理されたPCM圧縮音楽データを、制御部3 1に出力する。

エンコードカード入出力I/F3 7は、制御部3 1を介して入力されたPCM非圧縮音楽データのうち、MPEG1対応エンコード処理されるPCM非圧縮音楽データを受け取り、エンコードカードドライバプロセス1 5に出力する。エンコードカード入出力I/F3 7はまた、エンコードカードドライバプロセス1 5から入力されるMPEG1対応エンコード処理が施されたPCM圧縮音楽データを、制御部3 1に出力する。

エンコードエンジン3 5は、エンコードエンジン入出力I/F3 3、3 4から供給されたPCM非圧縮音楽データを、ソフトウェア的に、ATRAC1対応エンコード処理、またはMPEG1対応エンコード処理し、得られたPCM圧縮音楽データを、それぞれに戻す。

エンコーダ1 0は以上のように構成されているが、制御データ入出力プロセス1 1乃至エンコードカードドライバプロセス1 5を構成する各プログラムは、エンコーダ1 0に設けられた、ネットワークカードやエンコードカードなどの所定のハードウェアに依存して構築されている。

従って、例えばインターネット、デジタル衛星放送、地上波デジタル放送等の伝送媒体に対応して、エンコーダ1 0に設けられているネットワークカードやエンコードカードを変更したり、拡張したりする場合、各プロセスを再構築する必要があり、時間および費用がかかる課題があった。

また、例えば、エンコーダ10に設けられたハードウェアとしてのネットワークカードやエンコードカードを制御するインターフェースプログラム（ネットワークカード入力I/F22、ネットワークカード出力I/F23、ネットワークカード出入力I/F32乃至エンコードカード出入力I/F37）およびドライバプログラム（ネットワークカードドライバプロセス12、14、およびエンコードカードドライバプロセス15を構成するプログラム）は、通常、エンコーダ10の製造業者により作成される。

しかしながら、エンコーダ10の1つの部品としてのハードウェアの機能がより高性能になると、部品としてのハードウェアを組み込んでエンコーダ10を製造する製造業者が、部品としてのハードウェアのインターフェースプログラムやドライバプログラムを直接作成することは、非効率的となり、ハードウェアの製造業者（部品の製造業者）が各プログラムを作成し、ハードウェアとともにエンコーダ10の製造業者に提供することが多くなる。

このような場合、エンコーダ10の製造業者は、部品としてのハードウェアの詳細は判らなくなるため、それを制御する制御部21や制御部31の作成が困難になり、ますます、ハードウェアの変更や拡張も困難になる課題があった。

更に、上述のようにエンコーダ10は構成されているが、プログラムの処理に異常が発生した場合、プログラムの処理を一旦終了させるようにしているので、処理を再開させるのに時間がかかる課題があった。

## 25 発明の開示

本発明はこのような状況に鑑みてなされたものであり、ハードウェ

アの変更や拡張が容易にできるようにするものである。

更に、プログラムの処理の異常を迅速に回復することができるよう  
にするものである。

- 本発明の記憶媒体に記憶されるプログラムは、制御部とハードウェアとの間に位置し、制御部からのメッセージに基づいてハードウェアを制御し、制御部と通信する第1のプロセスと、第1のハードウェアおよび第2のハードウェアと通信可能な第2のプロセスと、第1のプロセスおよび第2のプロセスと通信すると共に、第1のハードウェアに対応するインターフェース処理を実行する第3のプロセスと、第1のプロセスおよび第2のプロセスと通信すると共に、第2のハードウェアに対応するインターフェース処理を実行する第4のプロセスとを備え、第1のプロセスは、制御部からのメッセージに基づいて、第3のプロセスおよび第4のプロセスのいずれか一方にメッセージを出力することを特徴とする。
- 15 本発明の記憶媒体に記憶されるプログラムは、制御部とハードウェアとの間に位置し、制御部からのメッセージに基づいてハードウェアを制御するカプセル化されたプロセスを含み、プロセスに異常が生じたとき、当該プロセスは、ハードウェアとのデータの授受に用いられる第1のバッファを初期化する第1のバス、制御部とのデータの授受に用いられる第2のバッファを開放し、第2のバッファを確保し、第2のバッファを初期化し、および第1のバッファの初期化する第2のバス、および第2のバッファを開放し、および第1のバッファを開放する第3のバスのいずれかにより初期化されることを特徴とする。
- 25 図面の簡単な説明
- 第1図は、従来のエンコーダの機能的構成例を示すブロック図、第

2図は、本発明を適用した音楽配信サービスシステムの構成例を示す図、第3図は、第2図のエンコーダの構成例を示す図、第4図は、サーバイバルタイムを説明する図、第5図は、リアルタイムOSの原理を説明する図、第6図は、第2図のエンコーダの機能的構成例を示す図、  
5 第7図A～第7図Bは、第6図におけるプロセスのATRACエンコード処理を説明する図、第8図A～第8図Bは、第6図におけるプロセスのMPEGエンコード処理を説明する図、第9図は、第6図のプロセスのステートの遷移を説明する図、第10図は、正常時における初期化処理を説明するフローチャート、第11図A～第11図Cは、プロセス間通信用メッセージの構成を説明する図、第12図A～第12図Bは、プロセス間通信用メッセージの他の構成を説明する図、第13図は、プロセスの処理を説明するフローチャート、第14図は、第6図のメインアプリケーションの動作を説明するフローチャート、第15図は、第6図のエンコード処理マネージャの動作を説明するフローチャート、第16図は、異常時の初期化処理時におけるプロセスのステートの遷移を説明する図、第17図は、異常時の初期化処理を説明するフローチャート、第18図は、異常時の初期化処理を説明するアローチャート、第19図は、本発明を適用した音楽配信サービスシステムの他の構成例を示す図、第20図は、第19図の端末の構成例を示すブロック図、第21図は、第19図の端末の機能的構成例を示すブロック図である。  
10  
15  
20

#### 発明を実施するための最良の形態

第2図は、本発明を適用した音楽配信サービスシステムの配信側の構成例を示している。この例の場合、例えば、100BASE-TXイーサネット（商標）からなる、アラームLAN101およびメディアムLAN10  
25

2が設けられている。アラームLAN101には、端末111およびエンコーダ112が接続され、メディアムLAN102には、エンコーダ112およびサーバ113が接続されている。

端末111は、エンコーダ112を制御するためのプログラムから  
5 なる制御プロセスWを有しており、その制御プロセスWに基づいて、  
アラームLAN101を介してエンコーダ112と通信して、エンコーダ112を制御し、所定のエンコード処理を実行させる。

エンコーダ112は、端末111により制御され、サーバ113に  
保持されている、CD-DA(Compact Disc-Digital Audio)などのPCM  
10 非圧縮音楽データを、メディアムLAN102を介して受信し、ATRAC  
1またはMPEG1 audio layer 3、いわゆるMP3の規格に準拠したエン  
コード処理を実行する。エンコーダ112はまた、エンコードして得  
られたPCM圧縮音楽データを、メディアムLAN102を介して、サーバ  
113に、例えば、ファイル転送ベース（（ファイル転送プロトコル  
15 （ftp:file transfer protocol））で転送する。

サーバ113は、PCM非圧縮音楽データを記録し、それをエンコーダ112に供給したり、エンコーダ112からのPCM圧縮音楽データ  
を記録し、要求に応じて、音楽配信サービスの利用者（受信側）に配  
信する。

20 このように、制御データが転送されるアラームLAN101を、音楽  
データが転送されるメディアムLAN102とは別に設けるようとする  
ことで、エンコード処理および音楽データの配信処理がより効率的に  
行われる。

第3図は、エンコーダ112の構成例を示している。CPU (Central  
25 Processing Unit) 121は、ROM (Read Only Memory) 122  
又はハードディスク127に記憶されている、例えば、エンコード処

理用のプログラムをRAM (Random Access Memory) 123に展開し、それに従ってエンコード処理を実行する。RAM 123には、CPU 121が、例えば、エンコード処理を実行する上において必要なデータなどが適宜記憶される。また、RAM 123には、必要なデータバッファ5領域が確保される。

ネットワークカード124は、アラームLAN 101に接続され、アラームLAN 101を介して、制御データを受信したり、送信する。

ネットワークカード125は、メディアムLAN 102に接続され、メディアムLAN 102を介して、サーバ113から送信されてくるPCM10非圧縮音楽データを受信したり、エンコードカード126によりエンコードされたPCM圧縮音楽データを、サーバ113に送信する。

エンコードカード126は、ネットワークカード125により受信されたPCM非圧縮音楽データを、ATRAC 1に準拠したエンコード処理(ATRAC 1対応エンコード処理)、またはMPEG 1 audio layer 3に準拠したエンコード処理(MPEG 1対応エンコード処理)する。

ハードディスク127は、CPU 121が実行するプログラムの他、ネットワークカード125により受信されたPCM非圧縮音楽データや、エンコードカード126によりエンコードされたPCM圧縮音楽データを記憶する。

この例の場合、音楽データは、イーサネットであるメディアムLAN 102上に転送されるので、PCM非圧縮音楽データは、リアルタイムでエンコードされない。サーバ113から供給されたPCM非圧縮音楽データは、はじめに、ハードディスク127に記憶され、所定のタイミングで、エンコードカード126に供給され、エンコードされる。  
その後、エンコードされたPCM圧縮音楽データは、ハードディスク127に記憶される。このように、ハードディスク127を一時バッフ

アとして利用することより、PCM非圧縮音楽データは、適切にエンコードされる。

インターフェース128は、ネットワークカード124、ネットワークカード125、エンコードカード126、ハードディスク127  
5と、CPU121との間に配置され、インターフェース処理を実行する。  
。

なお、CPU121、ROM122、RAM123、およびインターフェース128は、1つのマザーボード120に実装されている。

この音楽配信サービスシステムは、リアルタイムOS (Operating System) に基づき制御される。リアルタイムOSは、複数のタスク（プロセス）を同時に動作させることができマルチタスクOSである。非リアルタイムOSでは、所定の処理を実行している最中に、他のイベント、すなわち外部からの要求が発生したとしても、そのイベントハンドラが直ちには起動されない場合がある。これに対してリアルタイム  
10 OSでは、予め設定された所定の時間内に、イベントハンドラが起動されることが保証されている。すなわち、第4図に示されるように、クロックにより定められた所定の時間（サバイバルタイム）内において開始された処理は、そのサバイバルタイム内において終了される。  
15

第5図は、リアルタイムOSの基本的な概念を模式的に表している。  
各プロセスは、生成されると、動作状態、待機状態、および動作可能  
20 状態の3つの状態のいずれかに順次遷移するように管理される。各プロセスは、フラグ管理され、動作状態から待機状態に遷移するとき、  
フラグ待ちを指示するコマンドwaitFlagが発行され、待機状態から  
動作可能状態へと遷移するとき、フラグに値をセットするコマンドse  
25 tFlagが発行される。

同時に複数のプロセスが存在可能であり、複数のプロセスのそれぞ

れには、優先順位が割り当てられる。リアルタイムOSにより、動作可能状態にあるプロセスの中で最も優先順位の高いプロセスに実行権が渡される。

リアルタイムOSでは、このようにイベントの発生によって、動作状態にあるプロセスを高速に切り換えることができるようになされている。

第6図は、エンコーダ112の機能的構成例（エンコード処理用のプログラムの構成例）を示している。このエンコード処理用のプログラムは、カプセルマネージャ151、エンコード制御アプリケーション152、およびメインアプリケーション153の3つのプロセス（実施可能なプログラムとそれを実行するために必要なデータ領域を有している）の他、所定のプロセスがブロック化（カプセル化）された制御データ入出力カプセル154、音楽データ入出力カプセル155、およびエンコード処理カプセル156の3つのカプセル（図中、2重線の枠で示されている要素）から構成されている。なお、図中、実線の枠で示されている要素は、プロセスである。

カプセルマネージャ151は、メインアプリケーション153を介して、エンコード制御アプリケーション152、制御データ入出力カプセル154、音楽データ入出力カプセル155、およびエンコード処理カプセル156を制御する。

エンコード制御アプリケーション152は、メインアプリケーション153と通信して、例えば、カプセルマネージャ151からの指令を受信し、それに基づいて制御データ入出力カプセル154を制御する。メインアプリケーション153は、カプセルマネージャ151と直接通信し、カプセルマネージャ151からの指令に基づいて音楽データ入出力カプセル155およびエンコード処理カプセル156を制

御する。

制御データ入出力カプセル154は、エンコード制御マネージャ161により管理される。そのエンコード制御マネージャ161は、エンコード制御アプリケーション152からの指令により、ネットワークカード入力I/F 5 カード入力I/Fプロセス162（以下、ネットワークカード入力I/Fと略称する。他のプロセスについても同様である）、ネットワークカード出力I/F163、およびネットワークカードドライバ（プロセス）164を生成したり、消去する。

ネットワークカード入力I/F162は、ネットワークカード124 10 、およびネットワークカードドライバ164を介して、端末111の制御プロセスWからの制御データ（コマンド）を受信し、エンコード制御マネージャ161に出力する。ネットワークカード出力I/F16 15 3は、エンコード制御アプリケーション152とエンコード制御マネージャ161を介して、メインアプリケーション153からの制御データ（メッセージ）を受信し、ネットワークカードドライバ164に出力する。

ネットワークカードドライバ164は、ネットワークカード124に対して入出力インターフェース処理を実行し、アラームLAN101上に転送される制御データ（コマンド）を受信し、ネットワークカード入力I/F162に出力したり、ネットワークカード出力I/F163から、制御データ（メッセージ）を受信し、ネットワークカード124に出力する。

音楽データ入出力カプセル155は、データ入出力マネージャ171により管理される。このデータ入出力マネージャ171は、メインアプリケーション153からの指令により、ネットワークカード入出力I/F172（プロセス）およびネットワークカードドライバ173

(プロセス) を生成したり、消去する。

ネットワークカード入出力I/F172は、ネットワークカード125とネットワークカードドライバ173を介して、サーバ113からPCM非圧縮音楽データを受信し、データ入出力マネージャ171に出力したり、データ入出力マネージャ171から、PCM圧縮音楽データを受信し、ネットワークカードドライバ173に出力する。  
5

ネットワークカードドライバ173は、ネットワークカード125に対して入出力インターフェース処理を実行し、メディアムLAN102上に転送されたPCM非圧縮音楽データを受信し、ネットワークカード出力I/F172に出力する。ネットワークカードドライバ173はまた、ネットワークカード入出力I/F172から、PCM圧縮音楽データを受信し、ネットワークカード125に出力する。  
10

エンコード処理カプセル156は、エンコード処理マネージャ181により管理される。このエンコード処理マネージャ181は、メインアプリケーション153からの指令により、エンコードエンジン入出力I/F182、エンコードエンジン入出力I/F183、エンコードエンジン184、エンコードカード入出力I/F185、エンコードカード入出力I/F186、およびエンコードカードドライバ187（いずれもプロセス）を生成したり、消去する。エンコード処理マネージャ181はまた、ソフトウェア（エンコードエンジン184）によるエンコードと、ハードウェア（エンコードカード126）によるエンコードの識別処理、並びに、ATRAC1対応エンコード処理とMPEG1対応エンコード処理の識別処理を行う。  
15

エンコードエンジン入出力I/F182は、エンコード処理マネージャ181から、ATRAC1対応エンコード処理されるPCM非圧縮音楽データを受信し、エンコードエンジン184に出力する。エンコードエ  
20

エンジン入出力I/F182はまた、エンコードエンジン184から、ATRAC1対応エンコード処理されたPCM圧縮音楽データを受信し、エンコード処理マネージャ181に出力する。

- エンコードエンジン入出力I/F183は、エンコード処理マネージャ181から、MPEG1対応エンコード処理されるPCM非圧縮音楽データを受信し、エンコードエンジン184に出力する。エンコードエンジン入出力I/F183はまた、エンコードエンジン184から、MPEG1対応エンコード処理されたPCM圧縮音楽データを受信し、エンコード処理マネージャ181に出力する。
- 10 エンコードエンジン184は、ソフトウェアによるATRAC1対応エンコード処理、またはソフトウェアによるMPEG1対応エンコード処理を、エンコードエンジン入出力I/F182、183から供給された制御データに基づき実行する。
- エンコードカード入出力I/F185は、エンコード処理マネージャ181から、ATRAC1対応エンコード処理されるPCM非圧縮音楽データを受信し、エンコードカードドライバ187に出力する。エンコードカード入出力I/F185はまた、エンコードカードドライバ187から、ATRAC1対応エンコード処理されたPCM圧縮音楽データを受信し、エンコード処理マネージャ181に出力する。
- 20 エンコードカード入出力I/F186は、エンコード処理マネージャ181から、MPEG1対応エンコード処理されるPCM非圧縮音楽データを受信し、エンコードカードドライバ187に出力する。エンコードカード入出力I/F186はまた、エンコードカードドライバ187から、MPEG1対応エンコード処理されたPCM圧縮音楽データを受信し、
- 25 エンコード処理マネージャ181に出力する。

エンコードカードドライバ187は、エンコードカード126に対

して入出力インターフェース処理を実行し、エンコードカード入出力I/F 185、186から、PCM非圧縮音楽データを受信し、エンコードカード126に出力したり、エンコードカード126から、エンコード処理されたPCM圧縮音楽データを受信し、エンコードカード入出力I/F 185、186に出力する。ハードウェアとしてのエンコードカード126は、ATRAC1対応エンコード処理するとき、対応する機能を有するものに取り替えられ、MPEG1対応エンコード処理するとき、対応する機能を有するものに取り替えられる。

次に、第7図のフローチャートを参照して、ATRAC1対応エンコード処理を実行する場合における各プロセスの全体的な処理について説明する。

なお、電源がオンとされると、リアルタイムOSがカプセルマネージャ151を生成すると共に、カプセルマネージャ151は、メインアプリケーション153に、音楽データ入出力カプセル155とエンコード処理カプセル156を生成させるとともに、エンコード制御アプリケーション152に、制御データ入出力カプセル154を生成させる。

端末111の制御プロセスWから、アラームLAN101を介してエンコーダ112のネットワークカード124にATRAC1対応エンコード処理が指令されると、この指令は、制御データ入出力カプセル154のネットワークカードドライバ164からネットワークカード入力I/F162を介してエンコード制御マネージャ161に供給される。エンコード制御マネージャ161は、この指令を受けると、ステップS1において、エンコード制御アプリケーション152に対して、ATRAC1対応エンコード処理の開始を要求する。

エンコード制御アプリケーション152は、ステップS1において

て、エンコード制御マネージャ 161 からの要求を受け取る。この要求には、エンコードの種類とエンコードを実行する処理部を特定するコード情報が含まれている。この例の場合、エンコードの種類は、ATRAC 1 対応エンコード処理とされ、エンコードの実行処理部は、ハーフウェア（エンコードカード 126）とされる。

エンコード制御アプリケーション 152 は、エンコード制御マネージャ 161 からの要求を受け取ると、ステップ S 12において、その要求に基づいて、ATRAC 1 対応エンコード処理の許可をメインアプリケーション 153 に要求する。

- 10 エンコード制御アプリケーション 153 は、ステップ S 31において、エンコード制御アプリケーション 152 からの要求を受け取ると、その要求に対応する処理を実行できるか否かを判定し、実行できない場合には、その旨をエンコード制御アプリケーション 152 に応答する。エンコード制御アプリケーション 152 は、この応答結果を受信した場合、対応する応答を、さらにエンコード制御マネージャ 161 に通知する。エンコード制御マネージャ 161 は、この通知に対応する応答を、さらにエンコード制御マネージャ 161、ネットワークカード出力 I/F 163、ネットワークカードドライバ 164、ネットワークカード 124 を介して、端末 111 の制御プロセス W に通知する。
- 20 第 7 図の例の場合、メインアプリケーション 153 は、ATRAC 1 対応エンコード処理を実行できると判定し、対応する許可応答を、ステップ S 32において、エンコード制御アプリケーション 152 に通知する。

- 25 エンコード制御アプリケーション 152 は、ステップ S 13において、メインアプリケーション 153 からの許可応答を受信すると、ステップ S 14において、エンコード制御マネージャ 161 に、ATRAC

1 対応エンコード処理の開始を示す応答を出力する。エンコード制御マネージャ161は、この応答を、ステップS2において受信する。エンコード制御マネージャ161は、この応答に対応する通知を、上述したようにして、さらに制御プロセスWに通知する。

5 メインアプリケーション153は、ステップS32において、ATRA C1対応エンコード処理の許可応答をエンコード制御アプリケーション152に出力した後、ステップS33において、音楽データ入出力カプセル155のデータ入出力マネージャ171に、エンコード処理の対象とされる基データの取得を要求する（基データ取得要求を出力  
10 する）。この基データ取得要求には、その基データが記憶されている記憶部のアドレスの他、取得するデータ量等も含まれている。

ステップS81において、データ入出力マネージャ171は、メインアプリケーション153からの要求を受け取ると、ステップS82において、その要求に基づいて、エンコードする基データを、指定されたアドレスから取得する処理を実行する。  
15

例えば、基データがハードディスク127に記憶されている場合、データ入出力マネージャ171は、ネットワークカード入出力I/F172、ネットワークカードドライバ173、ネットワークカード125を介してハードディスク127にアクセスし、指定されたアドレス  
20 から、指定された量のPCM非圧縮音楽データを取得する。

なお、データ入出力マネージャ171は、基データが図示せぬCD-R等に記録されている場合には、そこにアクセスし、基データを取得する。また、データ入出力マネージャ171は、基データがサーバ113に記録されている場合には、アラームLAN101を介してサーバ1  
25 13にアクセスし、ミディアムLAN102を介してサーバ113から基データの転送を受ける。取得されたPCM非圧縮音楽データは、RAM1

23のバッファ領域に、一時的に格納される。

このようにして、PCM非圧縮音楽データが取得されると、ステップS83において、データ入出力マネージャ171は、メインアプリケーション153に対して、基データが取得されたことを表す基データ

5 取得応答を送信する。

メインアプリケーション153は、ステップS34において、データ入出力マネージャ171からの基データ取得応答を受信すると、ステップS35において、エンコード処理マネージャ181にエンコード開始を要求する。この要求には、エンコードの種類がATRAC1対応

10 エンコード処理であること、並びにエンコードの実行処理部がエンコードカード126であることを表す情報が含まれている。

エンコード処理マネージャ181は、ステップS61において、メインアプリケーション153からのエンコード開始要求を受信すると、この要求に対応する処理を実行できるか否かを判定し、実行できな  
15 い場合には、その旨を表す応答をメインアプリケーション153に出力する。第7図の例の場合、エンコード処理マネージャ181は、エンコードが実行できると判定し、ステップS62において、エンコードを開始することを表す応答をメインアプリケーション153に出力する。

20 メインアプリケーション153は、エンコード処理マネージャ181からのエンコード開始応答を、ステップS36において受信する。これにより、メインアプリケーション153は、ステップS35の要求に対応する処理が、エンコード処理マネージャ181において受け入れられたことを知ることができる。

25 エンコード処理マネージャ181は、ステップS62において、メインアプリケーション153にエンコード開始応答を出力した後、ス

ステップS 6 3においてエンコード処理を実行させる。具体的には、エンコード処理マネージャ181は、メインアプリケーション153からのエンコード開始要求に基づいて、エンコードカード入出力I/F185、エンコードカードドライバ187を通してエンコードカード126に、ATRAC1対応エンコード処理を要求する。この要求には、エンコード対象とされるPCM非圧縮音楽データが保持されているRAM123のバッファのアドレスが含まれている。エンコードカード126は、この要求に基づいて、RAM123のバッファ領域に記憶されているPCM非圧縮音楽データを読み出し、ATRAC1対応エンコード処理を実行する。エンコードされたPCM圧縮音楽データは、RAM123のバッファ領域に記憶される。

以上のようにして、エンコードが終了すると、ステップS 6 4において、エンコード処理マネージャ181は、エンコードが終了したことを表すエンコード終了通知を、メインアプリケーション153に出力する。

メインアプリケーション153は、ステップS 3 7において、エンコード処理マネージャ181が出力したエンコード終了通知を受信すると、ステップS 3 8において、これに対応するエンコード終了応答を、エンコード処理マネージャ181に通知する。

エンコード処理マネージャ181は、ステップS 6 5において、メインアプリケーション153より出力されたエンコード終了応答を受信する。これにより、エンコード処理マネージャ181は、エンコード終了が、メインアプリケーション153に通知されたことを確認することができる。

メインアプリケーション153は、ステップS 3 8において、エンコード処理マネージャ181にエンコード終了応答を出力した後、ス

テップS 3 9において、データ入出力マネージャ1 7 1に対して、エンコードした結果生成されたPCM圧縮音楽データを保存することを要求する生成データ保存要求を出力する。この要求には、データを保存する媒体のアドレスが含まれている。例えば、ハードディスク1 2 7  
5 に、このエンコード後のPCM圧縮音楽データを保存する場合、ハードディスク1 2 7のアドレスが含まれている。

データ入出力マネージャ1 7 1は、ステップS 8 4において、メインアプリケーション1 5 3からの生成データ保存要求を受け取ると、  
10 ステップS 8 5において、その要求に基づいて、受信したデータを保存する処理を実行する。具体的には、データ入出力マネージャ1 7 1  
は、例えば、ハードディスク1 2 7への保存が要求された場合、ネットワークカード入出力I/F1 7 2、ネットワークカードドライブ1 7  
3、ネットワークカード1 2 5を介して、ハードディスク1 2 7にアクセスし、指定されたアドレスにエンコードされたPCM圧縮音楽データ  
15 を記録させる。

保存先がCD-Rとして指定されている場合には、エンコード後のPCM  
圧縮音楽データは、CD-Rの指定されたアドレスに保存される。また、  
保存先がサーバ1 1 3に指定されている場合、エンコード後のPCM圧  
縮音楽データは、メディアム LAN1 0 2を介してサーバ1 1 3に供給  
20 され、保存される。

以上のようにして保存が完了したとき、ステップS 8 6において、  
データ入出力マネージャ1 7 1は、データが保存されたことを表す生  
成データ保存応答を、メインアプリケーション1 5 3に出力する。

メインアプリケーション1 5 3は、ステップS 4 0において、データ入出力マネージャ1 7 1からの生成データ保存応答を受信すると、  
25 ステップS 4 1において、ATRAC1対応エンコード処理が終了したこ

とを表す終了通知を、エンコード制御アプリケーション152に出力する。

エンコード制御アプリケーション152は、ステップS15において、メインアプリケーション153からの通知を受信すると、ステップS16において、エンコード制御マネージャ161に、ATRAC1対応エンコード処理が終了したことを通知する。

エンコード処理マネージャ161は、ステップS3において、エンコード制御アプリケーション152からの終了通知を受信すると、ステップS4において、この通知に対応する応答を、エンコード制御アプリケーション152に出力する。

エンコード制御アプリケーション152は、ステップS17において、エンコード制御マネージャ161からの応答を受信すると、ステップS18において、メインアプリケーション153に対してATRAC1対応処理終了応答を送信する。

15 メインアプリケーション153は、ステップS42において、エンコード制御アプリケーション152からの終了応答を受信する。

第8図は、MPEG1対応エンコード処理が実行される場合の処理を表している。第8図のステップS101乃至ステップS142は、第7図のATRAC1対応エンコード処理を実行する場合における、ステップS1乃至ステップS42における処理と、基本的に同様の処理である。ただし、エンコードの種類が、ATRAC1対応エンコード処理ではなく、MPEG1対応エンコード処理とされている点が異なる。従って、第7図のステップS82に対応する第8図のステップS182における基データ取得処理では、ATRAC1対応処理のフォーマットに基づくデータの送出量や送出タイミングが、MPEG1対応エンコード処理のフォーマットに基づくものに変更される。

また、第7図のステップS63のATRAC1対応エンコード処理に対応する第8図のステップS163における処理では、ATRAC1対応エンコード処理ではなく、MPEG1対応エンコード処理が実行される。当然のことながら、ATRAC1とMPEG1とは、それぞれ異なるエンコード方式であるため、エンコードのデータ量の単位、送出タイミング、誤り訂正符号等も異なったものとなる。

このことは、第7図のステップS85に対応する第8図のステップS185における処理でも同様である。

しかしながら、これらのエンコードの方式が異なることに起因する異なる処理は、全てエンコード処理カプセル156内のエンコード処理マネージャ151を中心とする各プロセスや、音楽データ入出力カプセル155のデータ入出力マネージャ171を中心とする各プロセスが実行する。従って、メインアプリケーション153、エンコード制御アプリケーション152等は、ATRAC1対応エンコード処理とMP3対応エンコード処理の違いを微細に認識している必要がない。

すなわち、メインアプリケーション153から見て、音楽データ入出力カプセル155のデータ入出力マネージャ171により実行されるデータ取得処理および保存処理、並びにエンコード処理カプセル156のエンコード処理マネージャ181により実行されるエンコード処理は、その詳細が隠ぺいされる。

例えば、データ入出力マネージャ171は、ハードディスク127からデータを取得する際、ATA (Advanced Technology Attachment) コマンドを用いるが、ネットワーク上のサーバ113からデータを取得する際は、TCP/IP (Transmission Control Protocol/Internet Protocol) 上のFTP (File Transfer Protocol)、またはHTTP (Hyper Text Transport Protocol) を用いる。

また、CD-Rからデータを取得する場合には、SCSI (Small Computer System Interface) インターフェースが用いられ、CD-Rを用いてデータが取得される場合、ATAPI (AT Attachment Packet Interface) が用いられる。

- 5 また、エンコード処理は、ATRAC形式のエンコードを高速に行う際、エンコードカードドライバ187のうち、ATRACエンコーダドライバを介して処理が行われるが、MPEGフォーマットのエンコードを高速に行う場合には、エンコードカードドライバ187のうち、MPEGエンコーダドライバを介して処理が行われる。
- 10 このように、エンコード処理カプセル156の内部においては、様々なハードウェアドライバプロトコルを用いて処理が行われるが、メインアプリケーション153は、データ取得要求、エンコード開始要求、およびデータ保存要求という簡単な3つのシーケンスだけを有していれば良い。
- 15 従って、エンコード処理カプセル156や音楽データ入出力カプセル155は、これらのプロトコルやデータ取得方法を、メインアプリケーション153に対して隠ぺいするものとなる。  
結果的に、メインアプリケーション153やエンコード制御アプリケーション152は、ただ単に、エンコードの種類や、エンコードを実行する処理が、ソフトウェアであるのかハードウェアであるのかを識別するだけでよい。従って、メインアプリケーション153やエンコード制御アプリケーション152は、基本的に、エンコードの種類が変更されたり、拡張されても変更する必要がないか、変更するにしても、わずかで済む。
- 20 25 エンコーダ112のエンコード処理用のプログラムは、以上のように構成されるが、第6図に示されるプロセス（図中、実線の枠で示さ

れている要素) のそれぞれは、第9図に示す状態遷移図に従ってステート(状態)を遷移し、所定の処理を実行する。

なお、この第9図の各ステートは、第5図における動作状態を構成するものである。

- 5 第9図の状態遷移図におけるステートは、イグゼキュート(EXECUTE)、イニシャライズ0(INITIALIZE0)、イニシャライズ1(INITIALIZE1)、イニシャライズ2(INITIALIZE2)、ターミネート1(TERMINATE1)、ターミネート0(TERMINATE0)、エグジット(EXIT)、レシーブ(RECEIVE)、リプライ(REPLY)、マネージ(MANAGE)、センド(SEND)、およびレディ(READY)の12種類のステートにより構成されている。

次に、第9図の状態遷移図の正常時における場合の状態遷移について、第10図のフローチャートを参照して説明する。

- 電源がオンされ、リアルタイムOSが立ち上げられてプロセスが生成  
15 されると、ステップS201において、プロセスは、イグゼキュート  
ステート(EXECUTE)Aとなる。

- 次に、ステップS202において、プロセスは、イニシャライズ0  
ステート(INITIALIZE0)Bに遷移する。このイニシャライズ0ステート  
INITIALIZE0 Bにおいては、カプセル(モジュール)登  
20 録処理が実行される。具体的には、主に、ハードウェアとのデータの  
授受に用いられる第1のバッファが確保され、さらに、その第1のバ  
ッファが初期化され(例えば、0が埋め込まれ)、デバイスがオープン  
になり、そしてデバイスが正常であるか否かがチェックされる。こ  
の処理は、電源オン時に、1回だけ必要な処理である。

- 25 次に、ステップS203において、プロセスは、イニシャライズ0  
ステート(INITIALIZE0)Bからイニシャライズ1ステート(INITI

ALIZE 1) C に遷移し、カプセル用のリソース確保処理を実行する。  
この処理が実行されることより、主に、メインアプリケーション 15  
3 との間のデータの授受に用いられる第 2 のバッファが確保され、さ  
らに、その第 2 のバッファが初期化され、そしてレジスタが初期化さ  
れる。

ステップ S 204において、プロセスは、イニシャライズ 1 ステー  
ト (INITIALIZE 1) C から、イニシャライズ 2 ステート (INITIALIZ  
E 2) D に遷移し、デバイスを含むカプセルの初期化処理を実行する  
。この初期化処理が実行されることより、第 1 のバッファが再び初期  
化される（このとき、確保処理は行われない）。

次に、ステップ S 205において、プロセスは、イニシャライズ 2  
ステート (INITIALIZE 2) D からレディステート (READY) E に遷移  
する。

ステップ S 205において、各プロセスは、第 9 図におけるステー  
ト E、F、G、H、I、J、K、L、M のいずれかのステートに遷移  
する。すなわち、ステップ S 206において、各プロセスは、終了要  
求の処理要求メッセージを受信したか否かを判定し、終了要求以外の  
処理要求メッセージを受信した場合には、ステップ S 205に戻り、  
対応するステートに遷移する。

ステート E 乃至ステート M のいずれかのステートにあるプロセスは  
、ステップ S 206において、終了要求の処理要求メッセージを受信  
したと判定した場合、ステップ S 207 に進み、ターミネート 1 ステ  
ート (TERMINATE 1) N に遷移し、ここで、第 2 のバッファの開放処  
理が行われる。次に、ステップ S 208 に進み、プロセスは、ターミ  
ネート 0 ステート (TERMINATE 0) O に遷移する。このステートにお  
いては、第 1 のバッファが開放されるとともに、デバイスがクローズ

される。

さらに、ステップ S 209に進み、プロセスは、エグジットステート(EXIT) Pに遷移し、リアルタイムOSが終了され、電源がオフされた状態に移行する。

- 5 各プロセスは、他のプロセスと、プロセス間通信用メッセージを授受し、所定のステートから、第9図において矢印で示される他のステートに遷移する。

第11図は、このプロセス間通信用メッセージのフォーマットを表している。プロセス間通信用メッセージは、第11図Aに示すように、ヘッダと拡張部分からなり、それらには、FTP (File Transfer Protocol)のフォーマットで各データが記載されている。ヘッダの” unsigned short type;”には、第11図Cに示すように、メッセージタイプ（以下、MSGT(Message Type)と記述する）、ファンクションタイプ（以下、FNCT(Function Type)と記述する）、メッセージナンバー（以下、MSGN(Message number)と記述する）、そしてファンクションナンバー（以下、FNCN( Function Number)と記述する）が設けられている。

MSGTには、下記に示すように、要求するインタラプト、センド、レシーブ、またはリプライの各処理に対応して割り当てられている  
00  
20 乃至11のデータが格納される。

| <処理>                    | <データ> |
|-------------------------|-------|
| インタラプト(INT (INTERRUPT)) | 00 B  |
| センド(SND (SEND))         | 01 B  |
| レシーブ(RCV (RECEIVE))     | 10 B  |
| 25 リプライ(RPY (REPLY))    | 11 B  |

MSGNには、下記に示すように、要求する処理に対応して割り当てら

れている所定のデータが格納される。

|    | <処理>                             | <データ>   |
|----|----------------------------------|---------|
|    | クワイット(QUT (QUIT))                | 0 0 1 B |
|    | リセット(RST (RESET))                | 0 1 0 B |
| 5  | ターミネート(TRM (TERMINATE))          | 0 1 1 B |
|    | リクエスト(REQ (REQUEST))             | 1 0 0 B |
|    | ノーティファイ (NTF (NOTIFY))           | 1 0 1 B |
|    | リフューズ(RFS (REFUSE))              | 1 1 0 B |
|    | アクノリッジメント(ACK (ACKNOWLEDGEMENT)) |         |
| 10 |                                  | 1 1 1 B |

FNCTおよびFNCNには、要求する処理に対応して、それぞれ下記の事項を示すデータが格納される。

|    | <FNCT> | <FNCN>            |
|----|--------|-------------------|
|    | エンコード  | ATRAC 1 対応エンコード処理 |
| 15 |        | MPEG 1 対応エンコード処理  |
|    | ファイル転送 | put<br>get        |

ヘッダの”pid\_t src\_pid”には、プロセス間信用メッセージの送り元(source)のプロセスのIDが、”pid\_t dst\_pid”には、送り先(destination)のプロセスのIDが、それぞれ記載される。

プロセス間信用メッセージの拡張部分には、例えば、エンコードされるPCM非圧縮音楽データが格納されている場所（例えば、ハードディスク127のメモリアドレス）や、エンコードされたPCM圧縮音楽データを格納する場所などが記載されている。

25 第12図のプロセス間信用メッセージは、第11図のプロセス間通信用メッセージのヘッダのみから構成されている。

次に、第10図のステップS205、S206における第9図のステートE乃至ステートMの間における状態遷移を説明する。ここでは、端末111（制御プロセスW）からの要求に基づいて、メインアプリケーション153が、エンコード処理マネージャ181に、ATRAC

5 1対応エンコード処理を要求する場合を例として説明する。

なお、各プロセスは、第13図に示されるように、ステップS221において、処理待ちの状態から、ステップS222に進み、所定の処理を実行し、その処理が完了すると、再び、ステップS221の処理待ちの状態に戻るようにプログラムされている。従って、これから10 説明するステートの遷移は、各プロセスが規定しているものであり、いずれの方向のステートに遷移するかがステートそのものに規定されているわけではない。換言すれば、各プロセスは、第9図に矢印で示されるルートに従って遷移することが予め規則付けられている。

はじめに、メインアプリケーション153の状態遷移を、第14図のフローチャートを参照して説明する。なお、メインアプリケーション153のステートは、第10図のステップS201乃至S205の処理で、すでに、レディステート(READY) Eに遷移しているものとする。

ステップS311において、メインアプリケーション153は、MS20 GTにSNDが、MSGNにREQが、FNCTにエンコードを示すデータが、そしてFNCNにATRAC 1対応エンコード処理を示すデータが、それぞれ設定されているヘッダを含むプロセス間信用メッセージ（以下、このようにMSGTにSNDが、そしてMSGNにREQが設定されているプロセス間信用メッセージを、(SND, REQ) メッセージと記載する。他のプロセス間信用メッセージの場合も同様とする）を、エンコード処理マネージャ181に送信し、レディステート(READY) Eからセンドステ

ート (SEND) J に遷移する。

なお、この (SND, REQ) メッセージのヘッダには、送り元のメインアプリケーション 153 の ID が設定された "pid\_t src\_pid"、および送り先であるエンコード処理マネージャ 181 の ID が設定された "

- 5 pid\_t dst\_pid" が含まれている。また (SND, REQ) メッセージは、第 11 図に示す構成を有しており、その拡張部分には、エンコードされる PCM 非圧縮音楽データが格納されているハードディスク 127 のメモリアドレス、エンコードされた後の PCM 圧縮音楽データが格納されるハードディスク 127 のメモリアドレスが記述されている。

- 10 また、第 9 図において、括弧を付加して示すメッセージは、受信メッセージを表し、括弧を付加しないメッセージは送信メッセージを表す。

メインアプリケーション 153 はまた、このとき、内蔵するタイマー t をスタートさせる。

- 15 次に、ステップ S312において、メインアプリケーション 153 は、ステップ S311 で送信した (SND, REQ) メッセージに応答するプロセス間通信用メッセージ (MSGT に RPY が設定されているメッセージで、以下、このようなメッセージを (RPY, XXX) メッセージと記述する) が、エンコード処理マネージャ 181 から受信されるまで待機  
20 し、受信されたと判定した場合、ステップ S313 に進む。なお、(RPY, XXX) メッセージは、第 12 図に示した構成を有している。なお、(RPY, XXX) メッセージは、第 12 図に示した構成を有している。すなわち、ヘッダのみから構成されている。

- ステップ S313 において、メインアプリケーション 153 は、ステップ S312 で受信されたと判定された (RPY, XXX) メッセージが  
25 、 (RPY, ACK) メッセージ (MSGT に RPY が、 MSGN に ACK が、それぞれ

設定されているメッセージ)であるか否かを判定し、(RPLY, ACK) メッセージであると判定した場合、ステップ S 314 に進む。この例の場合のように、エンコード処理が要求されているとき、エンコード処理マネージャ 181 は、エンコード処理が可能であるとき、(RPLY, AC  
5 K) メッセージをメインアプリケーション 153 に送信してくる。

ステップ S 314において、メインアプリケーション 153 は、センドステート (SEND) J からマネージステート (MANAGE) K に遷移し、所定の処理を実行する。ただし、いまの場合、メインアプリケーション 153 は、特に処理を行わない。このマネージステート (MANA  
10 GE) K は、各プロセスに、必要に応じて所定の処理を実行させることができるように用意されている。

次に、ステップ S 315において、メインアプリケーション 153 は、エンコード終了待ちの (RCV, REQ) メッセージをエンコード処理マネージャ 181 に送信して、マネージステート (MANAGE) K からレシーブステート (RECEIVE) L に遷移する。ステップ S 316において、メインアプリケーション 153 は、エンコード処理マネージャ 181 から、エンコード終了待ちメッセージの受領を通知する (SND, NTF)  
15 F) メッセージが受信されるまで待機し、受信されたと判定した場合、ステップ S 317 に進む。

20 ステップ S 317において、メインアプリケーション 153 は、レシーブステート (RECEIVE) L からリプライステート (REPLY) M に遷移し、ステップ S 316 で受信したと判定された (SND, NTF) メッセージに応答するための (RPLY, NTF) メッセージをエンコード処理マネージャ 181 に送信する。その後、ステップ S 318 に進み、メインアプリケーション 153 は、リプライステート (REPLY) M からレディステート (READY) E に遷移し、処理は終了する。  
25

- エンコード処理マネージャ 181 は、メインアプリケーション 153 からエンコード要求の (SND, REQ) メッセージを受信した場合、何らかの理由によりエンコードを実行することができないとき、エンコード不可を通知する (RPT, NTF) メッセージを送信してくる。そこで
- 5 、この場合、ステップ S 313において、受信された (RPT, XXX) メッセージが (RPT, ACK) メッセージではないと判定され、ステップ S 314 乃至ステップ S 317 の処理はスキップされ、ステップ S 318 に進み、メインアプリケーション 153 は、センドステート (SEND) J からレディステート (READY) E に遷移し、処理は終了する。
- 10 なお、メインアプリケーション 153 は、センドステート (SEND) J 、マネージステート (MANAGE) K 、およびレシーブステート (RECEIVE) L では、ステップ S 311 でスタートさせたタイマー t の計測時間が所定の時間を超えているか否かを判定し、超えていないと判定した場合、上述した処理を実行するが、タイマー t の計測時間が所定の時間を超えていると判定した場合（いわゆるタイムアウトの場合）
- 15 、レディステート (READY) E に遷移し、処理を終了させる。
- 次に、この例の場合のエンコード処理マネージャ 181 の状態遷移を、第 15 図のフローチャートを参照して説明する。ステップ S 321 において、エンコード処理マネージャ 181 は、エンコード要求待ちの (RCV, REQ) メッセージをメインアプリケーション 153 に送信し、レディステート (READY) E からレシーブステート (RECEIVE) F に遷移する。エンコード処理マネージャ 181 はまた、このとき、内蔵するタイマー t をスタートさせる。
- 20 ステップ S 322 において、メインアプリケーション 153 から送信されてきた、エンコードを要求する (SND, REQ) メッセージ（第 14 図のステップ S 311 の処理で送信されたメッセージ）が受信され

ると、エンコード処理マネージャ 181 は、ステップ S 323において、いま要求されたエンコードが処理可能であるか否かを判定する。エンコードが処理可能である場合には、ステップ S 324 に進み、エンコード処理マネージャ 181 は、レシーブステート (RECEIVE) F 5 からリプライステート (REPLY) G に遷移する。

ステップ S 324において、エンコード処理マネージャ 181 は、メインアプリケーション 153 からのエンコード要求の (SND, REQ) メッセージに対応するエンコード受付応答の (RPT, ACK) メッセージを、メインアプリケーション 153 に送信する。そして、ステートは 10 、マネージステート (MANAGE) H に遷移する。

次に、ステップ S 325において、エンコード処理マネージャ 181 は、マネージステート (MANAGE) H において、エンコードカード入出力 I/F 185 とエンコードカードドライバ 187 を介してエンコードカード 126 を制御し、要求された ATRAC 1 対応エンコード処理を 15 実行させる。

カプセルマネージャ 151 は、制御データ入出力カプセル 154 、音楽データ入出力カプセル 155 、およびエンコード処理カプセル 156 の各カプセル、またはそのカプセルのプロセスのそれぞれに対する、優先順位およびスケジュールアルゴリズムを決定する。

20 例えば、PCM非圧縮音楽データのエンコードが開始されるとき、エンコード処理カプセル 156 には、制御データ入出力カプセル 154 および音楽データ入出力カプセル 155 よりも高い優先順位が与えられる。また、ATRAC 1 対応エンコード処理が実行される場合、エンコード処理カプセル 156 のエンコード処理マネージャ 181 には、最も高い優先順位が与えられ、エンコードエンジン入出力 I/F 182 、エンコードエンジン 184 、エンコードカード入出力 I/F 185 、お

およびエンコードカードドライバ187には、それに継ぐ優先順位が与えられ、そしてエンコードエンジン入出力I/F183およびエンコードカード入出力I/F186には、最も低い優先順位が与えられる。

つまり、ATRAC1対応エンコード処理が実行される場合、ATRAC1

- 5 対応エンコード処理に関する音楽データの入出力を、エンコードエンジン184との間でインターフェースするエンコードエンジン入出力I/F182、およびATRAC1対応エンコード処理に関する音楽データの入出力をエンコードカードドライバ187との間でインターフェースするエンコードカード入出力I/F185の優先順位は、MPEG1対応
- 10 エンコード処理に関する音楽データの入出力をエンコードエンジン184との間でインターフェースするエンコードエンジン入出力I/F183、およびMPEG1対応エンコード処理に関する音楽データの入出力をエンコードカードドライバ187との間でインターフェースするエンコードカード入出力I/F186の優先順位に比べ、高く設定される
- 15 。

さらに、ATRAC1対応エンコード処理が実行される場合であっても、ソフトウェアによるエンコードではなく、ハードウェアによるエンコードが指令されているとき、エンコードエンジン入出力I/F182よりエンコードカード入出力I/F185の方が、優先順位が高く設定される。

カプセルマネージャ151は、上述したようにして決定した、カプセルおよびプロセスの優先順位を、エンコード制御アプリケーション152およびメインアプリケーション153を介して、制御データ入出力カプセル154、音楽データ入出力カプセル155、およびエンコード処理カプセル156の各マネージャ（エンコード制御マネージャ161、データ入出力マネージャ171、およびエンコード処理マ

ネージャ 181) に供給する。そして、各マネージャは、通知されたプロセスの優先順位に基づいて、プロセスを生成し、処理を実行させる。

例えば、ATRAC 1 対応エンコード処理が実行される場合、エンコード処理カプセル 156 のエンコード処理マネージャ 181 は、エンコードエンジン入出力 I/F 182、エンコードエンジン 184、エンコードカード入出力 I/F 185、およびエンコードカードドライバ 187 を生成し、プロセス間通信用メッセージを供給する。生成されたエンコードエンジン入出力 I/F 182、エンコードエンジン 184、エンコードカード入出力 I/F 185、およびエンコードカードドライバ 187 は、供給されたプロセス間通信用メッセージを、通信可能なプロセスと送受信し、エンコード処理を実行する。これにより、この例の場合、プロセス間通信用プロセスの拡張部分に設定されたアドレスに格納されているPCM非圧縮音楽データがハードディスク 127 から読み出され、ATRAC 1 対応エンコード処理が施され、ハードディスク 127 の、プロセス間通信用プロセスの拡張部分に設定されているアドレスに記憶される。

なお、第 15 図の処理の例の場合、ATRAC 1 対応エンコード処理をハードウェアにより実行するので、エンコードエンジン入出力 I/F 182、183、エンコードエンジン 184、およびエンコードカード入出力 I/F 186 は生成されない。これにより、それらに必要なリソースを確保する必要がなく、そのリソースを他の処理に利用することができる。

第 15 図の説明に戻り、ステップ S 325において、エンコード処理が完了したとき、ステップ S 326において、エンコード処理マネージャ 181 は、マネージステート (MANAGE) H からセンドステート

(SEND) I に遷移し、エンコード終了を示す (SND, NTF) メッセージをメインアプリケーション 153 に送信する。

ステップ S327において、エンコード処理マネージャ 181 は、  
メインアプリケーション 153 から、送信された、エンコード終了待  
5 ち受領を通知する (RPT, NTF) メッセージ（第 14 図のステップ S3  
17 の処理で送信されたメッセージ）が受信されるまで待機し、受信  
されたと判定した場合、ステップ S328 に進み、センドステート (SEND)  
I からレディステート (READY) E に戻り、処理は終了する。

マネージステート (MANAGE) H、およびセンドステート (SEND)  
10 I において、エンコード処理マネージャ 181 は、ステップ S321  
でスタートさせたタイマー t の計測時間が所定の時間を超えているか  
否かを判定し、超えていないと判定した場合、上述したように処理を  
実行するが、タイマー t の計測時間が所定の時間を超えていると判定  
した場合、レディステート (READY) E に遷移し、処理を終了させる  
15 。

以上のように、各プロセスが、プロセス間通信用メッセージの内容  
に基づいて、ステートを遷移するようにしたので、メインアプリケー  
ション 153 が、エンコードするデータが格納されている場所、エン  
コードされたPCM圧縮音楽データが格納される場所、またはエンコー  
20 ド処理の種類をエンコード処理マネージャ 181 に通知するだけで、  
エンコード処理マネージャ 181 に所定のエンコード処理を実行させ  
ることができる。すなわち、メインアプリケーション 153 は、エン  
コード処理カプセル 156 内のエンコード処理マネージャ 181 以外  
のプロセスを制御したり（例えば、データ処理やバッファ処理を制御  
25 したり）、データ転送を制御する必要がない。従って、例えば、エン  
コードカード 126 が、より性能が高い他のエンコードカードを入れ

替えられても、そのエンコードカードと、それに対応したエンコード処理カプセル 156 がともに提供されれば、メインアプリケーション 153 は再構築する必要がなく、より性能が高いエンコードカードをそのまま利用（制御）することができる。

- 5 メインアプリケーション 153 と音楽データ入出力カプセル 155 との間、並びに、エンコード制御アプリケーション 152 と制御データ入出力カプセル 154 との間においても、同様のことが言える。

なお、以上においては、エンコーダ 112 が、ATRAC 1 対応エンコード処理およびMPEG 1 対応エンコード処理を実行する場合を例として  
10 説明したが、MP3、その他のフォーマットのエンコード処理やエフェクト機能などを実行させるようにすることもできる。

例えば、エンコーダ 112 は、ATRAC 3 (Adaptive Transform Acoustic Coding 3) (商標)、MPEG-2AAC (Advanced Audio Coding) (商標)、QDesign Music Codec (商標)、TwinVO (Transform-  
15 Domain Weighted Interleave Vector Quantization) (商標)、MS Audio (Microsoft Audio(WMA:Windows Media Audio)) (商標)、Ogg Vorbis (商標)などのフォーマットのエンコーダとするこ  
とも可能である。

次に、第 16 図を参照して、ステートの異常時の初期化処理について説明する。第 16 図におけるステート Q は、第 9 図におけるレディステート (READY) E、レシーブステート (RECEIVE) F、L、リプライステート (REPLY) G、M、マネージステート (MANAGE) H、K、センドステート (SEND) I、J に対応している。すなわち、これらのいずれのステートからもインタラプト (INTERRUPT) のメッセージ  
20 が受信された場合の初期化のルートとして、イニシャライズ 2 ステート (INITIALIZE 2) D、およびレディステート (READY) E の第 1 の  
25

ルート、ターミネート 1 ステート (TERMINATE 1) N、イニシャライズ 1 ステート (INITIALIZE 1) C、イニシャライズ 2 ステート (INITIALIZE 2) D、およびレディステート (READY) E の第 2 のルート、またはターミネート 1 ステート (TERMINATE 1) N、ターミネート 5 0 ステート (TERMINATE 0) O、およびエグジットステート (EXIT) P の第 3 のルート、の 3 つのルートが用意されている。

第 17 図は、この異常時における初期化処理を説明するフローチャートである。この処理は、インタラプトのメッセージを受信したとき、開始される。ステップ S 351において、各プロセスは、インタラ 10 プトのメッセージとして (INT, QUT) が受信されたか否かを判定する。受信したインタラプトのメッセージが (INT, QUT) であると判定された場合、ステップ S 352 に進み、プロセスは、イニシャライズ 2 ステート (INITIALIZE 2) D に遷移する。このステートにおいては、第 10 図のステップ S 204 の処理における場合と同様に、第 1 の 15 バッファの初期化処理が行われる。その後、レディステート (READY) E に遷移する。

このように、プロセスを終了せず (エグジットステート (EXIT) P に遷移せず)、第 1 のバッファの初期化のみを行い、レディステート (READY) E に遷移するようにすることより、例えば、一旦終了させ 20 てしまつたプロセスを、エンコード処理のために、再度、生成することによるオーバヘッドの発生を、防止することができる。

また、何らかの異常が起きた場合に、第 1 のバッファの初期化を行うだけで、その異常が回復することが期待される。この第 1 のパスの処理は、後述する第 2 のパスより短い時間で完了することができるの 25 で、より迅速に、異常な事態を回復させることが可能となる。

ステップ S 351において、インタラプトを受けたメッセージが (

INT, QUT) メッセージではないと判定された場合、ステップ S 353 に進み、プロセスは、インターラプトを受けたメッセージが (INT, RST ) メッセージであるか否かを判定する。インターラプトを受けたメッセージが (INT, RST) メッセージである場合には、ステップ S 354 に

5 進み、プロセスは、ターミネート 1 ステート (TERMINATE 1) N に遷移する。このステートでは、第 2 のバッファの開放処理が行われる。

次に、ステップ S 355 に進み、プロセスは、イニシャライズ 1 ステート (INITIALIZE 1) C に遷移する。このステートにおいては、

第 10 図のステップ S 203 の処理における場合と同様に、第 2 のバ

10 ッファの確保、第 2 のバッファの初期化、並びにレジスタの初期化処理が実行される。

次に、ステップ S 356 に進み、プロセスは、イニシャライズ 2 ステート (INITIALIZE 2) D に遷移する。ここでは、ステップ S 352 における場合と同様に、第 1 のバッファの初期化処理が実行される

15 。

その後、プロセスは、レディステート (READY) E に遷移する。

このように、第 2 のバスの初期化処理においては、第 1 のバスにおける初期化処理のステートを含む、それ以外のステートの初期化処理が行われるため、第 1 のバスの初期化処理を行う場合に比べて、より

20 長い時間がかかるが、より確実に、異常な事態を回復することが可能となる。

ステップ S 353 において、インターラプトを受けたメッセージが ( INT, RST) メッセージではないと判定された場合、そのメッセージは、結局 (INT, TRM) メッセージであるということになる。そこで、この場合、ステップ S 357 に進み、プロセスは、ターミネート 1 ステート (TERMINATE 1) N に遷移する。そこで、ステップ S 354 にお

ける場合と同様に、第2のバッファの開放処理が行われる。次に、ステップS 3 5 8に進み、プロセスは、ターミネート0ステート（TERM INATE 0）Oに遷移する。このステートにおいては、第1のバッファの開放処理が行われるとともに、デバイスをクローズする処理が行われる。

そして、エグジットステート（EXIT）Pにプロセスは遷移し、リアルタイムOSが終了され、電源オフの状態になる。

この第3のパスは、第1および第2のパスの初期化処理では回復することができなかった場合に行われる。この場合、リアルタイムOSが再起動され、各プロセスが新たに再び生成される処理が行われることになるので、第1のパスまたは第2のパスの初期化処理に較べ、より長い時間がかかるが、より確実に、異常事態を回復することが可能となる。

上述した異常時における3つのパスの初期化処理を時系列に沿って示すと、第18図に示すようになる。

例えば、メインアプリケーション153は、異常が発生した場合、ステップS 4 1 1において（INT, QUT）メッセージをエンコード処理マネージャ181に出力する。エンコード処理マネージャ181は、この（INT, QUT）メッセージを受信すると、ステップS 4 2 1においてイニシャライズ2ステート（INITIALIZE 2）Dに遷移し、第1のバッファの初期化処理を実行する。ステップS 4 2 2において、エンコード処理マネージャ181は、レディステート（READY）Eに遷移する。エンコード処理マネージャ181は、この第1のパスの初期化処理により、異常が回復したか否かをステップS 4 2 3において、メインアプリケーション153に通知する。

メインアプリケーション153は、第1のパスの初期化処理により

- 、異常が回復していない場合には、さらに、ステップ S 412において、(INT, RST) メッセージをエンコード処理マネージャ 181 に出力する。エンコード処理マネージャ 181 は、メインアプリケーション 153 から (INT, RST) メッセージを受信すると、ステップ S 42  
5 4において、ターミネート 1 ステート (TERMINATE 1) N に遷移し、第 2 のバッファの開放処理を行う。次に、ステップ S 425において、エンコード処理マネージャ 181 は、イニシャライズ 1 ステート (INITIALIZE 1) C に遷移し、第 2 のバッファの確保、第 2 のバッファの初期化、並びにレジスタの初期化処理を実行する。
- 10 ステップ S 426において、エンコード処理マネージャ 181 は、イニシャライズ 2 ステート (INITIALIZE 2) D に遷移し、第 1 のバッファの初期化処理を実行する。ステップ S 427において、エンコード処理マネージャ 181 は、レディステート (READY) E に戻る。エンコード処理マネージャ 181 は、ステップ S 428において、以上の第 2 のバスの初期化処理により、異常が回復したか否かをメイン  
15 アプリケーション 153 に通知する。
- メインアプリケーション 153 は、以上の第 2 のバスの初期化処理により、エンコード処理マネージャ 181 の異常がまだ回復しないと判定した場合、ステップ S 413において、エンコード処理マネージ  
20 ャ 181 に対して (INT, TRM) メッセージを出力する。
- エンコード処理マネージャ 181 は、メインアプリケーション 153 から (INT, TRM) メッセージを受信すると、ステップ S 429において、ターミネート 1 ステート (TERMINATE 1) N に遷移し、第 2 のバッファの開放処理を行う。ステップ S 430において、エンコード  
25 処理マネージャ 181 は、さらに、ターミネート 0 ステート (TERMINATE 0) O に遷移し、第 1 のバッファの開放処理とデバイスクローズ

処理を実行する。

ステップ S 4 3 1において、エンコード処理マネージャ 1 8 1は、レディステート (READY) Eに遷移し、以上の第 3 のパスの初期化処理により、異常が回復したか否かを、ステップ S 4 3 2において、メ

5 インアプリケーション 1 5 3 に通知する。

メインアプリケーション 1 5 3は、以上の第 3 のパスの初期化処理により、まだ異常が回復していないと判定した場合、ステップ S 4 1 4において、リアルタイムOSに再起動を要求する。

10 リアルタイムOSは、ステップ S 4 0 1において、メインアプリケーション 1 5 3 からの要求に基づいて、再起動処理を実行する。

そして、ステップ S 4 0 2において、リアルタイムOSは、再起動後、再びエンコード処理マネージャ 1 8 1を生成する処理を実行する。

これにより、上述した第 1 0 図のステップ 2 0 1 乃至 S 2 0 5 の処理により、イグゼキュートステート (EXECUTE) A、イニシャライズ 0 15 ステート (INITIALIZE 0) B、イニシャライズ 1 ステート (INITIALIZE 1) C、イニシャライズ 2 ステート (INITIALIZE 2) Dの各ステートを経て、レディステート (READY) Eに遷移する処理が実行される。

20 このように、3つのパスの初期化処理を設け、より短い処理時間ですむパスから初期化処理を順次行うようにしたので、より迅速に、異常を回復することが可能となる。

レシーブステート (RECEIVE) F、L、センドステート (SEND) I 25 、J以外のステートにおいては、基本的にメッセージが受信できない状態となっている。従って、そのようなステートにおいて、例えば、異常が発生し、そのステートにおける処理が完了できなくなってしまったような場合、異常な事態を回復することができなくなってしまう

おそれがある。また、レシーブステート (RECEIVE) F、L、並びに  
センドステート (SEND) I、Jにおいても異常が発生し、所定のメッセージを受信したとしても、他のステートに遷移できなくなってしまうような場合がある。このような異常な状態が発生した場合にも、確  
5 実に、異常を回復することができるようするために、各ステートには、上述したように、インターラプトのメッセージを受け付けることができるようになされている。

以上のように、プロセス間通信用メッセージのヘッダに、MSGT=INT (INTERRUPT) を設定することにより、UNIXのSIGNALシステムコール  
10 のように、例外信号（非同期信号）により、プロセスのステートをイニシャライズステート (INITIALIZE) （イニシャライズステート (INITIALIZE) C、D）やターミネートステート (TERMINATE) （ターミネートステート (TERMINATE) N、O）に遷移させることができる。  
15 その結果、環境変数などを予め退避させておくことより、遷移前のステートへ確実に戻ることが可能となる。

第19図は、本発明を適用した音楽配信サービスシステムの配信側の他の構成例を示している。なお、図中、第2図における場合と対応する部分については、同一の符号を付してあり、以下では、その説明は、適宜省略する。

20 端末200は、アラームLAN101およびメディアムLAN102に接続されており、サーバ113から、PCM非圧縮音楽データを受け取り、それをエンコードして、サーバ113に供給する。すなわち、端末200は、第2図に示す端末111の機能に加え、エンコーダ112の機能をさらに備えている。

25 第20図は、端末200の構成例を表している。この端末200は、例えばコンピュータで構成される。CPU511にはバス515を介

して入出力インターフェース 516 が接続されており、CPU 511 は、入出力インターフェース 516 を介して、ユーザから、キーボード、マウスなどよりなる入力部 518 から指令が入力されると、例えば、ROM 512、ハードディスク 514、またはドライブ 520 に装着

5 される磁気ディスク 531、光ディスク 532、光磁気ディスク 533、若しくは半導体メモリ 534などの記録媒体に格納されているプログラムを、RAM 513 にロードして実行する。さらに、CPU 511 は、その処理結果を、例えば、入出力インターフェース 516 を介して、LCDなどよりなる表示部 517 に必要に応じて出力する。

10 なお、プログラムは、ハードディスク 514 や ROM 512 に予め記憶しておき、端末 200 と一体的にユーザに提供したり、磁気ディスク 531、光ディスク 532、光磁気ディスク 533、半導体メモリ 534 等のパッケージメディアとして提供したり、衛星、ネットワーク等から通信部 519 を介してハードディスク 514 に提供すること  
15 ができる。

半導体メモリ 534 は、フラッシュメモリなどの不揮発性メモリであることが望ましい。また、半導体メモリ 534 を内蔵するパッケージメディアは、マイクロコンピュータを内蔵し半導体メモリ 534 に対する読み書きの認証が可能なものであることが望ましい。例えば、  
20 メモリスティック（商標）、SDメモリーカード（商標）、コンパクトフラッシュ（商標）、スマートメディア（商標）、マルチメディアカード（商標）、マイクロドライブ（商標）、IDフォーマット（商標）、Thumb Drive（商標）などとすることができます。

第 21 図は、端末 200 の RAM 513 にロードされ、CPU 511 により実行されるプログラムの構成例を示している。この端末 200 には、第 2 図の端末 111 の制御プロセス W の他、第 6 図のエンコーダ 1

12の音楽データ入出力カプセル155およびエンコード処理カプセル156がさらに設けられている。端末200が、このような構成を有することより、端末111と同様のエンコード処理の実行が可能となる。

5 この場合においても、制御プロセスWに対してデータ入出力マネージャ171が行う処理は、音楽データ入出力カプセル155としてカプセル化されており、同様に、エンコード処理マネージャ181が実行する処理は、エンコード処理カプセル156としてカプセル化されている。

10 また、この場合においても、上述した状態遷移図に対応して、異常時における初期化処理を含む各種の処理が実行される。その処理は、上述した場合と基本的に同様であるので、その説明は省略する。

なお、本明細書において、媒体により提供されるプログラムを記述するステップは、記載された順序に沿って時系列的に行われる処理は  
15 もちろん、必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理をも含むものである。

また、本明細書において、システムの用語は、複数の装置、手段などより構成される全体的な装置を意味するものとする。

## 20 産業上の利用可能性

本発明の記憶媒体に記憶されるプログラムは、制御部とハードウェアとの間に位置し、制御部からのメッセージに基づいてハードウェアを制御し、制御部と通信する第1のプロセスと、第1のハードウェアおよび第2のハードウェアと通信可能な第2のプロセスと、第1のプロセスおよび第2のプロセスと通信すると共に、第1のハードウェアに対応するインターフェース処理を実行する第3のプロセスと、第1

のプロセスおよび第2のプロセスと通信すると共に、第2のハードウェアに対応するインターフェース処理を実行する第4のプロセスとを備え、第1のプロセスは、制御部からのメッセージに基づいて、第3のプロセスおよび第4のプロセスのいずれか一方にメッセージを出力することを特徴とする。

従って、いずれの場合においても、ハードウェアが変更されたとしても、制御部を変更する必要が無くなるか、変更するとしても、わずかの変更で済み、1つの制御部で、多くのハードウェアを共通に使用することが可能になる。

- 10 また、本発明の記憶媒体に記録されるプログラムは、制御部とハードウェアとの間に位置し、制御部からのメッセージに基づいてハードウェアを制御するカプセル化されたプロセスを含み、プロセスに異常が生じたとき、当該プロセスは、ハードウェアとのデータの授受に用いられる第1のバッファを初期化する第1のパス、制御部とのデータの授受に用いられる第2のバッファを開放し、第2のバッファを確保し、第2のバッファを初期化し、および第1のバッファを初期化する第2のパス、および第2のバッファを開放し、および第1のバッファを開放する第3のパスのいずれかにより初期化されることを特徴とする。
- 20 従って、プロセスの異常なステートを迅速に回復することが可能となる。

### 請求の範囲

1. 制御部とハードウェアとの間に位置し、上記制御部からのメッセージに基づいて上記ハードウェアを制御するプログラムは、  
上記制御部と通信する第1のプロセスと、
  - 5 第1のハードウェアおよび第2のハードウェアと通信可能な第2のプロセスと、  
上記第1のプロセスおよび上記第2のプロセスと通信すると共に、  
上記第1のハードウェアに対応するインターフェース処理を実行する第3のプロセスと、
    - 10 上記第1のプロセスおよび上記第2のプロセスと通信すると共に、  
上記第2のハードウェアに対応するインターフェース処理を実行する第4のプロセスとを備え、  
上記第1のプロセスは、上記制御部からのメッセージに基づいて、  
上記第3のプロセスおよび上記第4のプロセスのいずれか一方にメッセージを出力するコンピュータ制御可能なプログラムが記録されている記録媒体。
  2. 特許請求の範囲第1項において、  
上記プログラムは、更に、  
上記制御部と通信する第5のプロセスを備え、
    - 20 上記第5のプロセスは、上記制御部からのメッセージに応じて、上記ハードウェアが処理すべきデータを取得する。
  3. 特許請求の範囲第2項において、  
上記制御部は、メインアプリケーションプロセスを含む。
  4. 特許請求の範囲第3項において、
    - 25 上記プログラムは、  
上記メインアプリケーションプロセスからのデータ格納場所を指定

するメッセージを第 5 のプロセスが受信し、

上記第 5 のプロセスは、上記データ格納場所に応じて上記ハードウェアが処理するべきデータを取得し、

上記メインアプリケーションプロセスからのエンコード方式を指定

5 するメッセージを第 1 のプロセスが受信し、

上記エンコード方式に応じて、上記第 3 のプロセスおよび上記第 4 のプロセスのいずれか一方が、上記第 1 のプロセスから上記メッセージを受信し、

上記第 3 のプロセスおよび上記第 4 のプロセスのいずれか一方の、  
10 上記第 2 のプロセスとの通信に応じて、上記第 2 のプロセスと通信する第 1 或いは第 2 のハードウェアが上記取得されたデータをエンコードする。

5. 特許請求の範囲第 4 項において、

上記プログラムは、

15 上記メインアプリケーションプロセスからのデータ格納場所を指定するメッセージをデータ入出力マネージャプロセスが受信し、

上記データ入出力マネージャプロセスは、上記データ格納場所に応じて上記ハードウェアが処理するべきデータを取得し、

上記メインアプリケーションプロセスからのエンコード方式を指定  
20 するメッセージをエンコード処理マネージャプロセスが受信し、

上記エンコード方式に応じて、第 1 のエンコードカード入出力 I／F プロセスおよび第 2 のエンコードカード入出力 I／F プロセスのいずれか一方が、上記エンコード処理マネージャプロセスから上記メッセージを受信し、

25 上記第 1 のエンコードカード入出力 I／F プロセスおよび第 2 のエンコードカード入出力 I／F プロセスのいずれか一方の、エンコード

カードドライバプロセスとの通信に応じて、上記エンコードカードドライバプロセスと通信する第1或いは第2のハードウェアが上記取得されたデータをエンコードする。

6. 特許請求の範囲第5項において、

- 5 上記エンコードカードドライバプロセスは、A T R A C方式でオーディオデータをエンコードする第1のエンコーダ、およびMPEG Audio Layer 3 方式でオーディオデータをエンコードする第2のエンコーダと通信可能である。

7. 特許請求の範囲第1項において、

- 10 上記各プロセスには、優先権が設定されている。

8. 特許請求の範囲第1項において、

上記各プロセスは、異常時には、

生成されるとき遷移する第1のステートを含む第1のパス、

終了するとき遷移する第2のステート、生成されるとき遷移する第

- 15 3のステート、および上記第1のステートを含む第2のパス、または上記第2のステート、および終了するとき遷移する第4のステートを含む第3のパス

のいずれかのパスによりステートを遷移する。

9. 制御部とソフトウェアとの間に位置し、上記制御部からのメッセ

- 20 ージに基づいて上記ソフトウェアを制御するプログラムは、

上記制御部と通信する第1のプロセスと、

第1のソフトウェアエンコーダおよび第2のソフトウェアエンコーダと通信可能な第2のプロセスと、

上記第1のプロセスおよび上記第2のプロセスと通信すると共に、

- 25 上記第1のソフトウェアエンコーダに対応するインターフェース処理を実行する第3のプロセスと、

上記第1のプロセスおよび上記第2のプロセスと通信すると共に、上記第2のソフトウェアエンコーダに対応するインターフェース処理を実行する第4のプロセスとを備え、

上記第1のプロセスは、上記制御部からのメッセージに基づいて、

- 5 上記第3のプロセスおよび上記第4のプロセスのいずれか一方にメッセージを出力するコンピュータ制御可能なプログラムが記録されている記録媒体。

10. 制御部とハードウェアとの間に位置し、上記制御部からのメッセージに基づいて上記ハードウェアを制御する情報処理装置において

10 、

上記制御部と通信する第1の手段と、

第1のハードウェアおよび第2のハードウェアと通信可能な第2の手段と、

- 15 上記第1の手段および上記第2の手段と通信すると共に、上記第1のハードウェアに対応するインターフェース処理を実行する第3の手段と、

上記第1の手段および上記第2の手段と通信すると共に、上記第2のハードウェアに対応するインターフェース処理を実行する第4の手段とを備え、

- 20 上記第1の手段は、上記制御部からのメッセージに基づいて、上記第3の手段および上記第4の手段のいずれか一方にメッセージを出力する情報処理装置。

11. 特許請求の範囲第10項において、

更に、

- 25 上記制御部と通信する第5の手段を備え、

上記第5の手段、上記制御部からのメッセージに応じて、上記ハ

ドウェアが処理するべきデータを取得する。

1 2. 特許請求の範囲第 11 項において、

上記第 5 の手段は、上記制御部からデータ格納場所を指定するメッセージを受信すると共に、上記データ格納場所に応じて上記ハードウェア 5 エアが処理するべきデータを取得し、

上記第 1 の手段は、上記制御部からのエンコード方式を指定するメッセージを受信し、

上記エンコード方式に応じて、上記第 3 の手段および上記第 4 の手段のいずれか一方が、上記第 1 の手段から上記メッセージを受信し、

10 上記第 3 の手段および上記第 4 の手段のいずれか一方の、上記第 2 の手段との通信に応じて、上記第 2 の手段と通信する第 1 或いは第 2 のハードウェアが上記取得されたデータをエンコードする。

1 3. 制御部とハードウェアとの間に位置し、上記制御部からのメッセージに基づいて上記ハードウェアを制御する情報処理方法において

15 、

上記制御部からのデータ格納場所を指定するメッセージに応じて、上記ハードウェアが処理すべきデータを取得するステップと、

上記制御部からのエンコード方式を指定するメッセージに応じて、第 1 のエンコーダ、或いは第 2 のエンコーダに対応するインターフェース 20 処理を実行するステップと、

上記インターフェース処理されたメッセージを上記第 1 のエンコーダ、或いは上記第 2 のエンコーダに送信するステップと、

上記インターフェース処理されたメッセージに応じて、上記第 1 のエンコーダ、或いは上記第 2 のエンコーダにより上記取得されたデータを 25 エンコードするステップとを備える情報処理方法。

1 4. 制御部とハードウェアとの間に位置し、上記制御部からのメッ

セージに基づいて上記ハードウェアを制御するカプセル化されたプロセスを含むプログラムにおいて、

上記プロセスに異常が生じたとき、当該プロセスは、

上記ハードウェアとのデータの授受に用いられる第1のバッファを

- 5 初期化する第1のバス、

上記制御部とのデータの授受に用いられる第2のバッファを開放し

、上記第2のバッファを確保し、上記第2のバッファを初期化し、お  
よび上記第1のバッファを初期化する第2のバス、および

上記第2のバッファを開放し、および上記第1のバッファを開放す

- 10 る第3のバスのいずれかにより初期化される、コンピュータ制御可能  
なプログラムが記憶される記憶媒体。

15. 特許請求の範囲第14項において、

上記プロセスが上記第1のバスにより初期化された場合においても  
当該プロセスの異常が回復しないとき、

- 15 上記プロセスは上記第2のバスにより初期化される。

16. 特許請求の範囲第15項において、

上記プロセスが上記第2のバスにより初期化された場合においても  
当該プロセスの異常が回復しないとき、

上記プロセスは上記第3のバスにより初期化される。

- 20 17. 特許請求の範囲第14項において、

上記制御部からのメッセージのメッセージタイプが割り込み、メッ  
セージナンバがQUITのとき、上記プロセスは、上記第1のバスの初期  
化が実行される。

18. 特許請求の範囲第14項において、

- 25 上記制御部からのメッセージのメッセージタイプが割り込み、メッ  
セージナンバがRESETのとき、上記プロセスは、上記第2のバスの初

期化が実行される。

19. 特許請求の範囲第14項において、

上記プロセスは、リプライステート、マネージステート、センドステート、レシーブステート、レディステートの各ステートをさらに備  
5 える。

20. 制御部とハードウエアとの間に位置し、上記制御部からのメッセージに基づいて上記ハードウエアを制御するカプセル化されたプロセスを含むプログラムにおいて、

上記プロセスに異常が生じたとき、当該プロセスは、

10 上記プロセスが生成されるとき遷移する第1の初期化ステートを含む第1のバス、

上記プロセスが終了するとき遷移する第1の終了ステート、当該プロセスが生成されるとき遷移する第2の初期化ステート、並びに上記第1の初期化ステートを含む第2のバス、および

15 上記第1の終了ステート、および上記プロセスが終了するとき遷移する第2の終了ステートを含む第3のバス

のいずれかにより初期化される、コンピュータ制御可能なプログラムが記憶される記憶媒体。

21. 制御部とハードウエアとの間に位置し、上記制御部からのメッセージに基づいて上記ハードウエアを制御するカプセル化されたプロセスを含むプログラムに基づき処理を行う情報処理装置において、

上記プロセスに異常が生じたとき、上記プロセスが生成されるとき遷移する第1の初期化ステートを含む第1の初期化手段と、

25 上記プロセスが終了するとき遷移する第1の終了ステート、当該プロセスが生成されるとき遷移する第2の初期化ステート、並びに上記第1の初期化ステートを含む第2の初期化手段と、

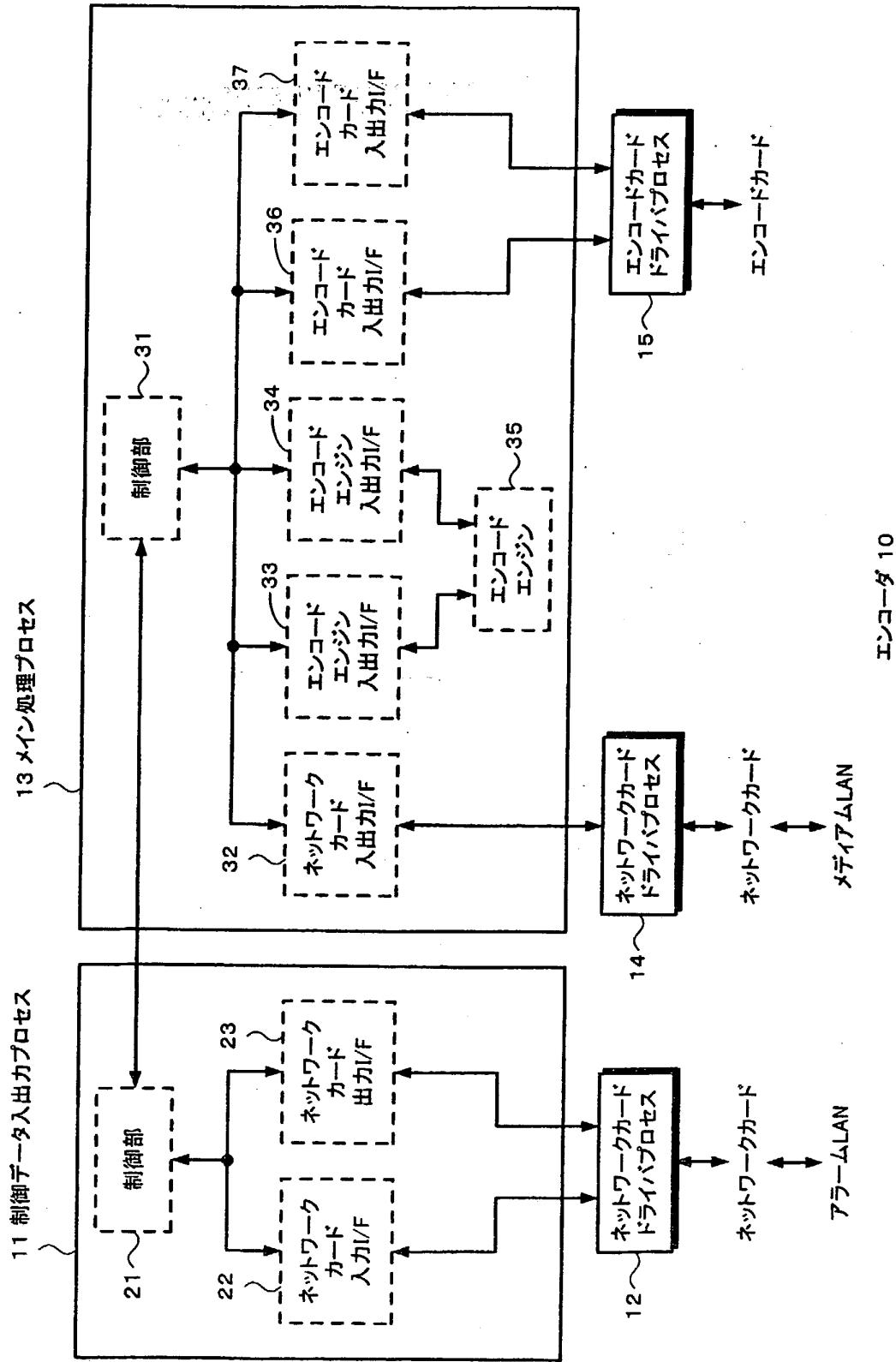
上記第1の終了ステート、および上記プロセスが終了するとき遷移する第2の終了ステートを含む第3の初期化手段とを備える情報処理装置。

22. 制御部とハードウェアとの間に位置し、上記制御部からのメッセージに基づいて上記ハードウェアを制御するカプセル化されたプロセスを含むプログラムに基づき処理を行う情報処理方法において、  
5 上記プロセスに異常が生じたとき、上記プロセスが生成されるとき遷移する第1の初期化ステートを含む第1の初期化ステップと、

10 上記プロセスが終了するとき遷移する第1の終了ステート、当該プロセスが生成されるとき遷移する第2の初期化ステート、並びに上記第1の初期化ステートを含む第2の初期化ステップと、

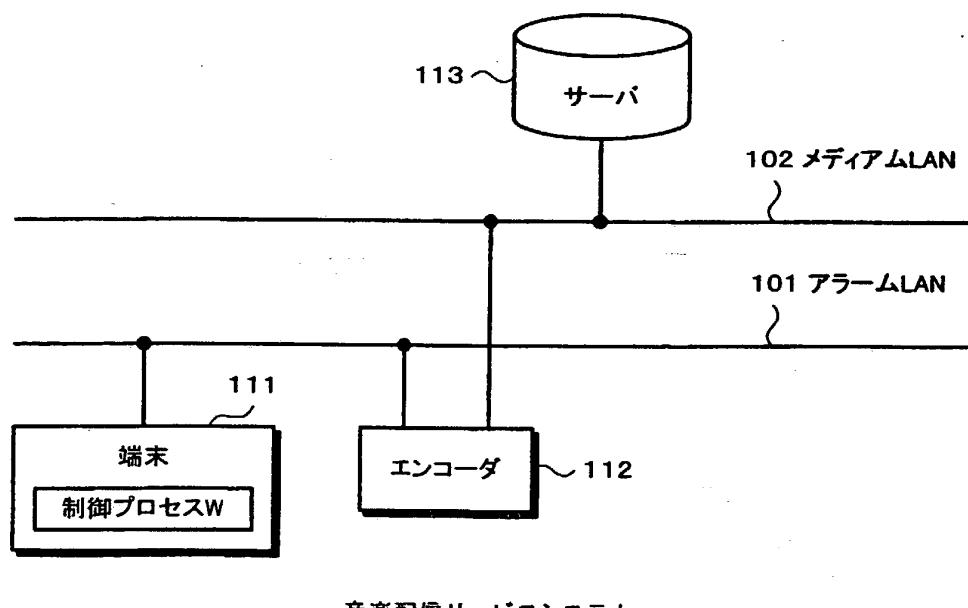
上記第1の終了ステート、および上記プロセスが終了するとき遷移する第2の終了ステートを含む第3の初期化ステップとを備える情報処理方法。

# 第1図



**THIS PAGE BLANK (USPTO)**

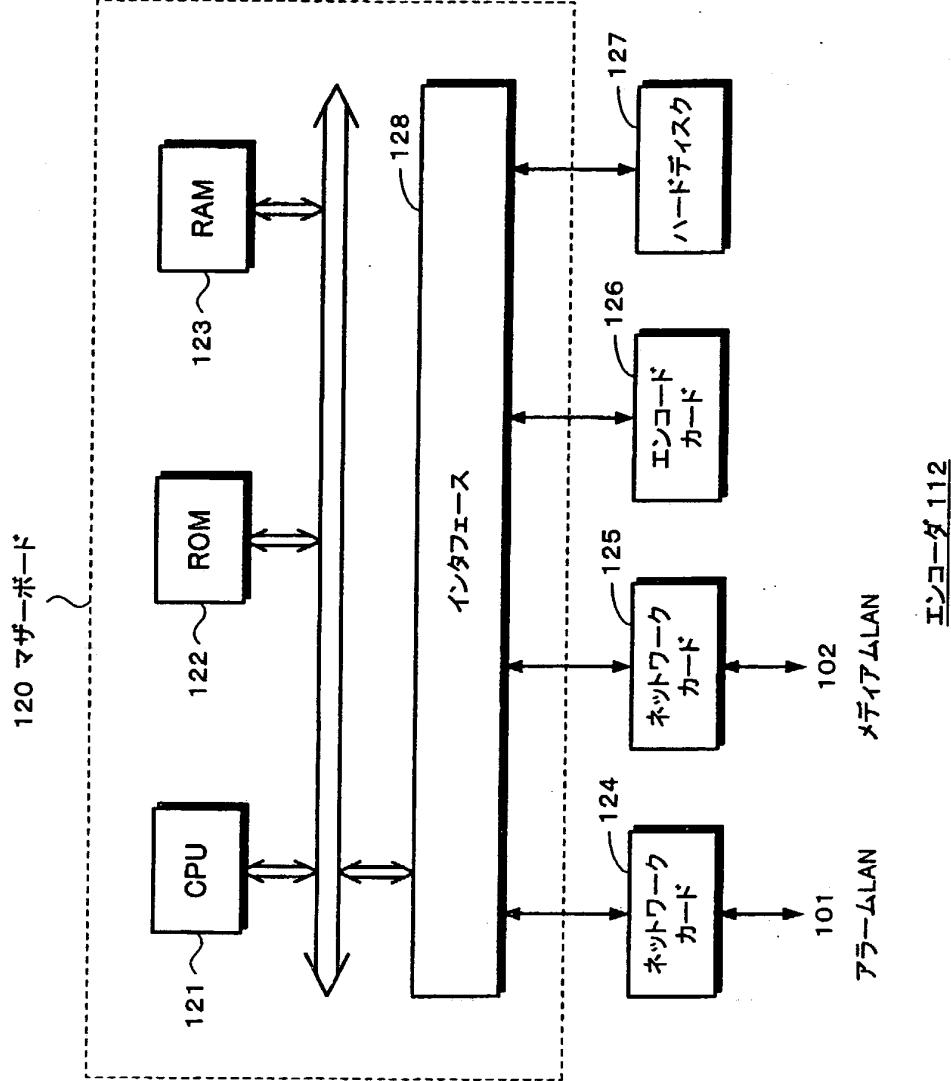
## 第2図



音楽配信サービスシステム

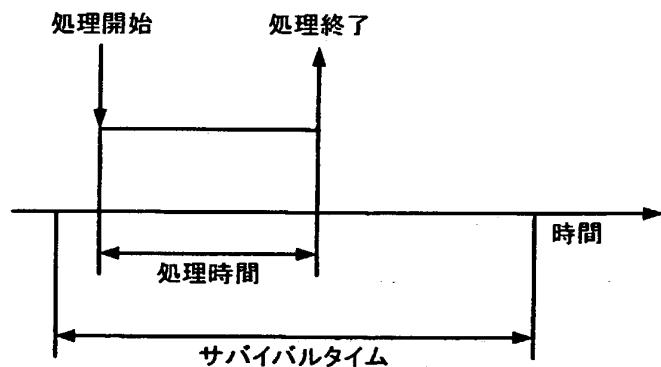
**THIS PAGE BLANK (USPTO)**

第3図

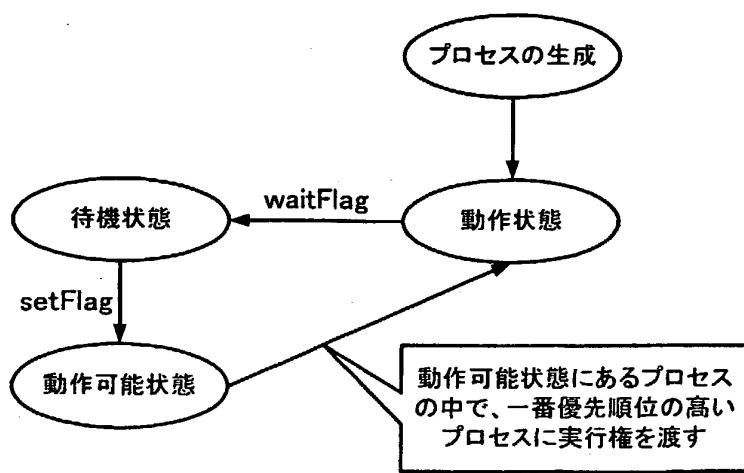


**THIS PAGE BLANK (USPTO)**

第4図

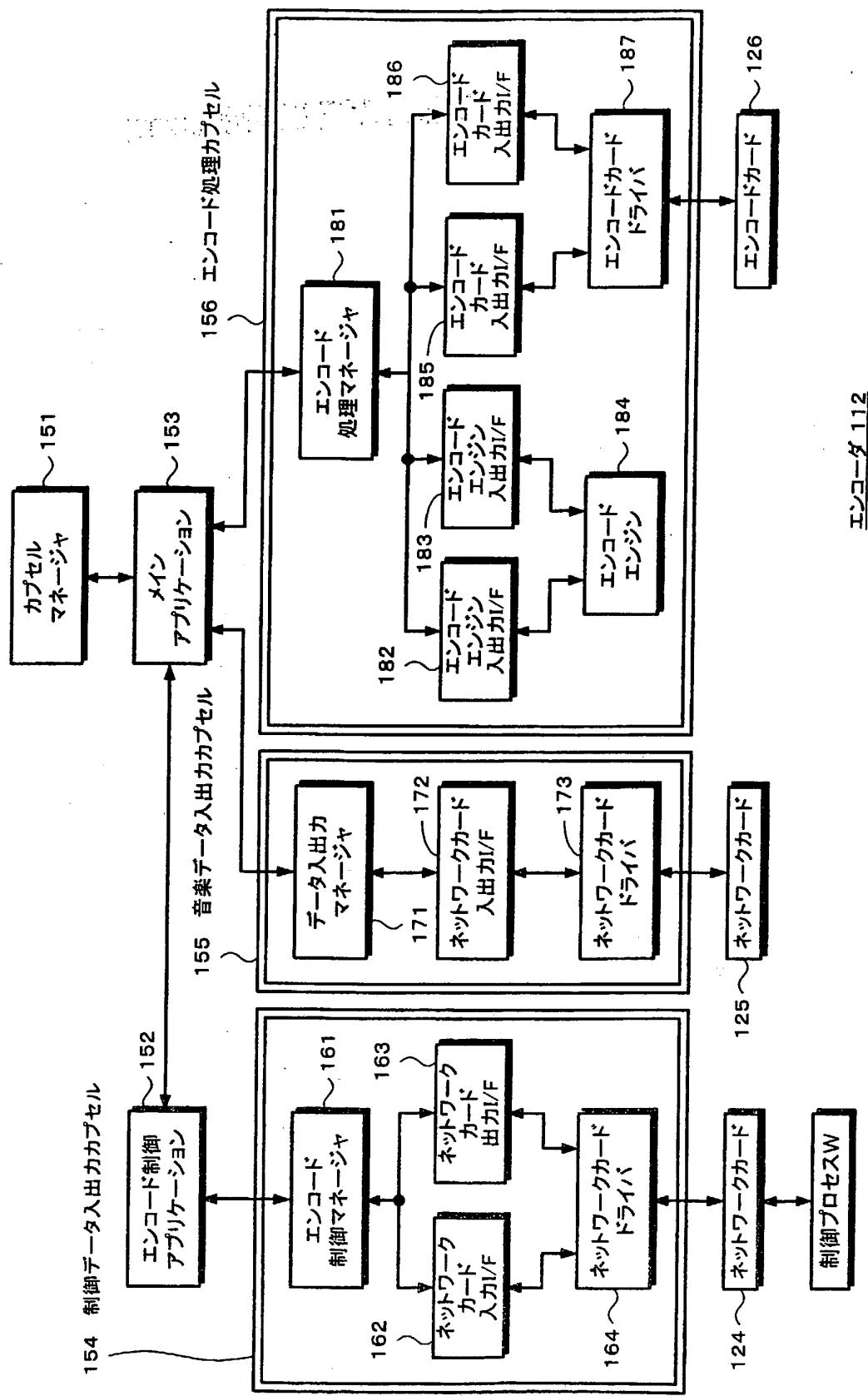


第5図



**THIS PAGE BLANK (USPTO)**

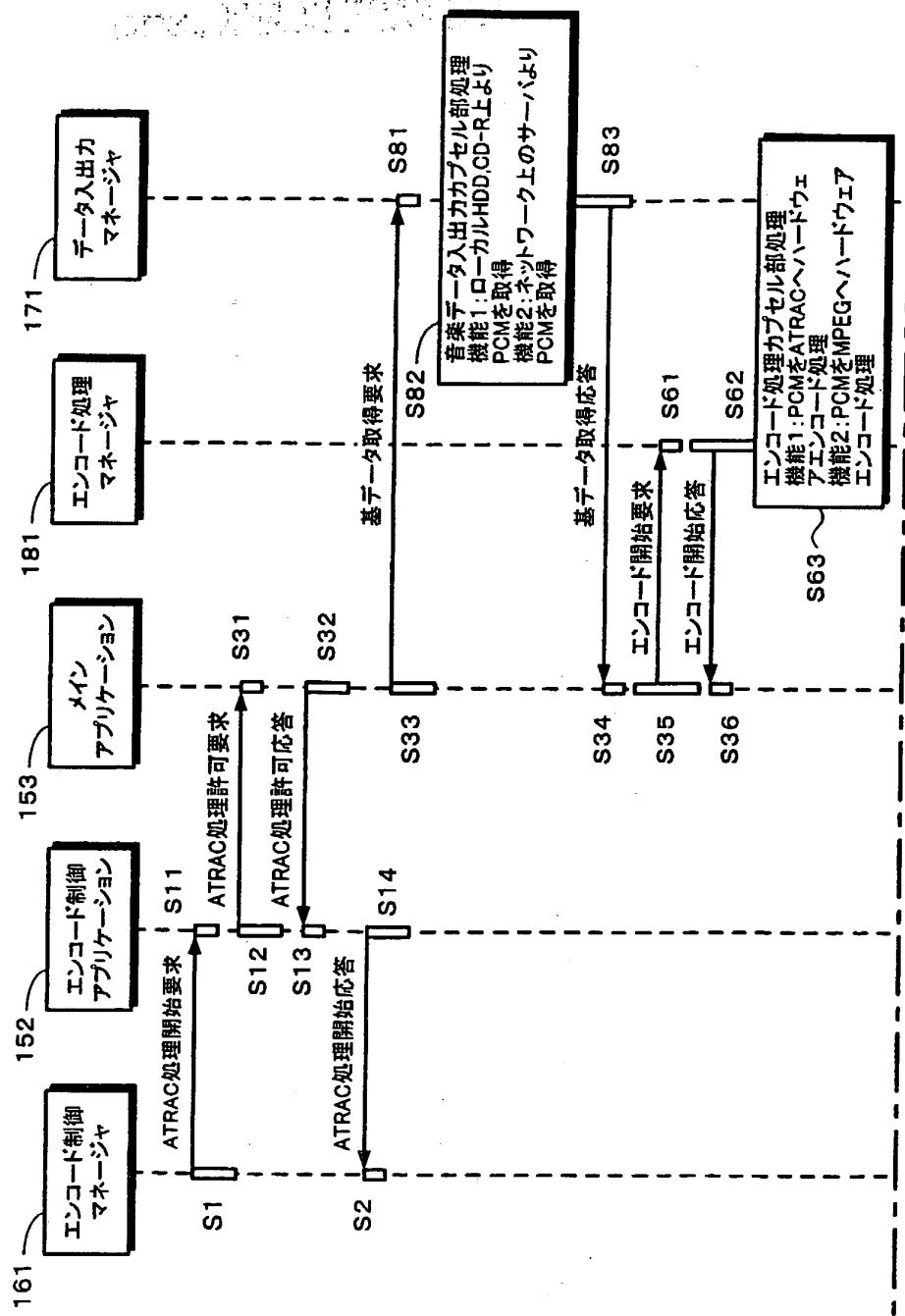
四六



THIS PAGE BLANK (USPTO)

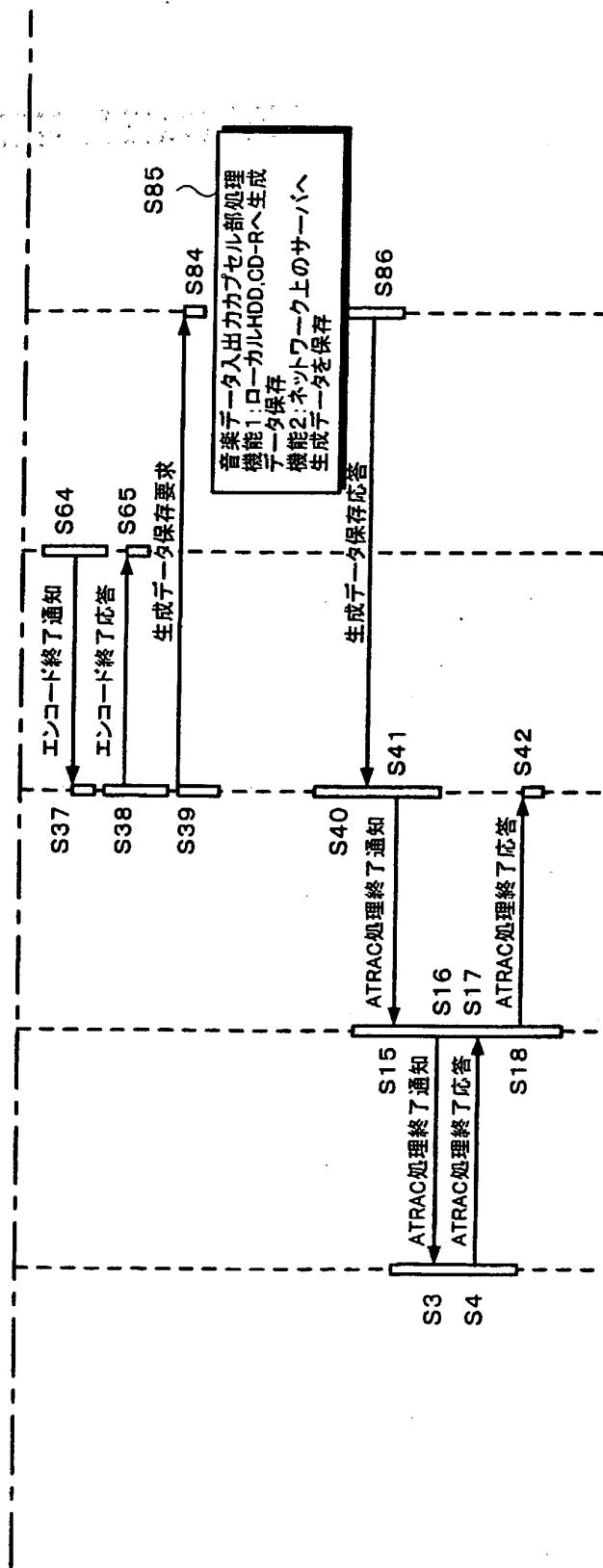
## 第7図A

第7図A  
第7図B  
-



**THIS PAGE BLANK (USPTO)**

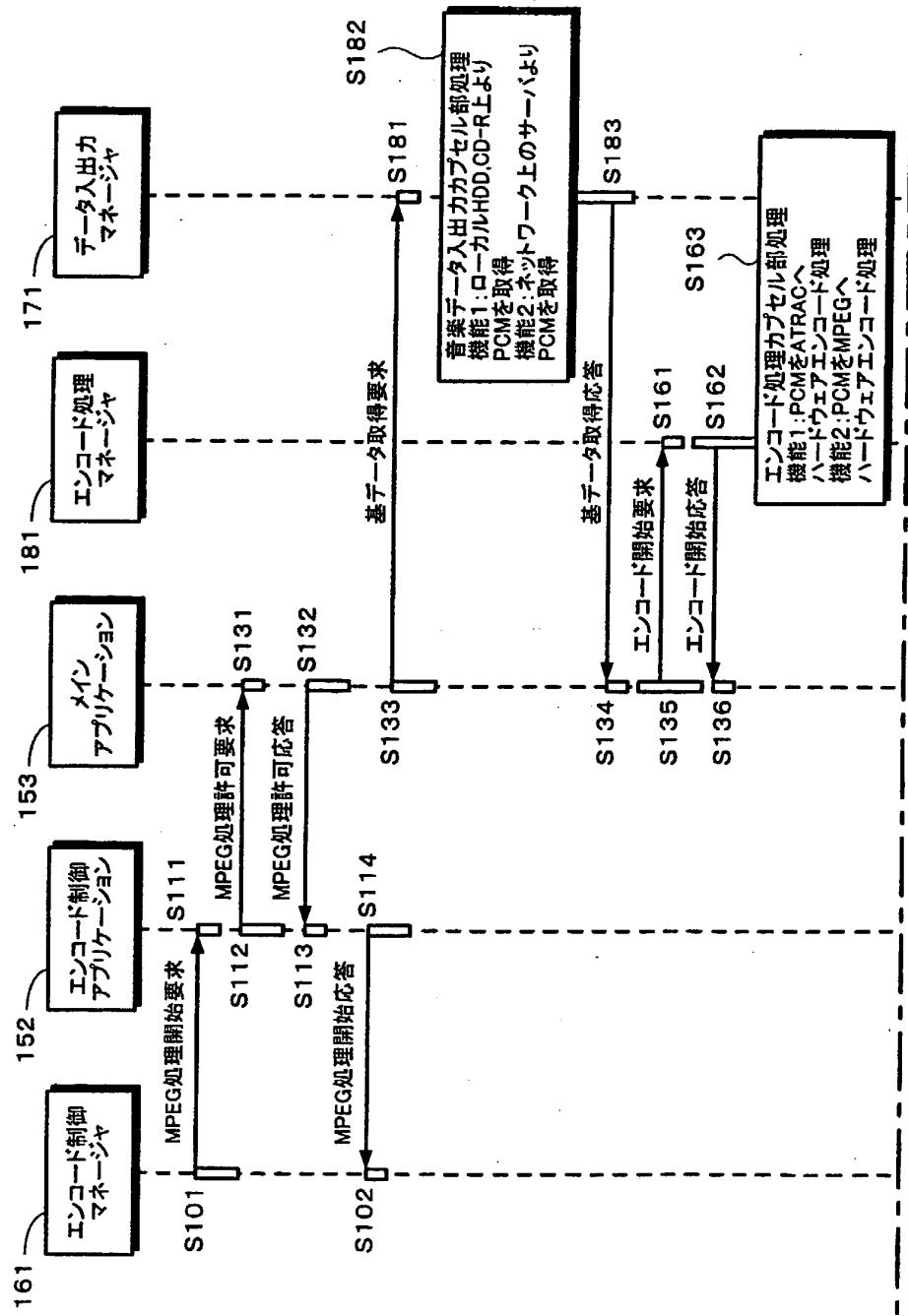
第7図B



**THIS PAGE BLANK (USPTO)**

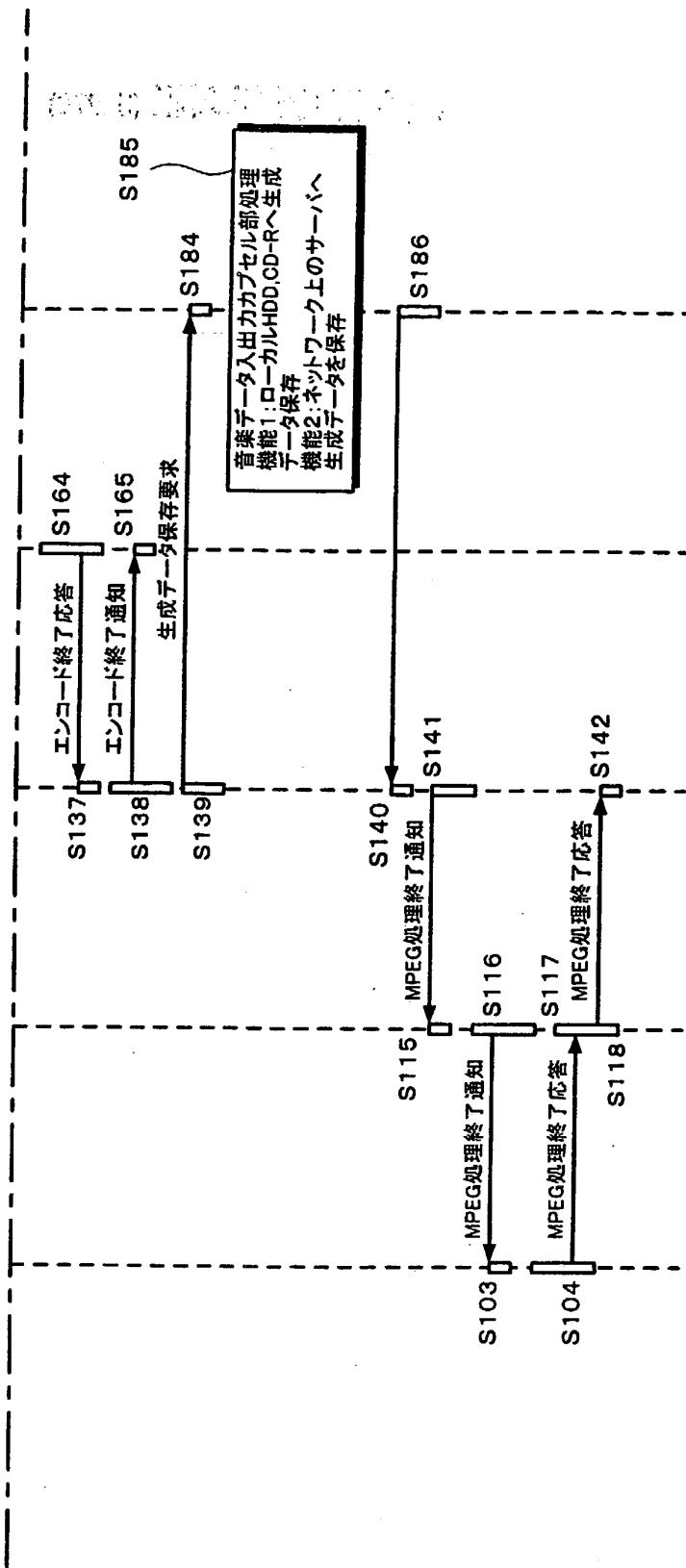
## 第8図A

第8図A  
第8図B



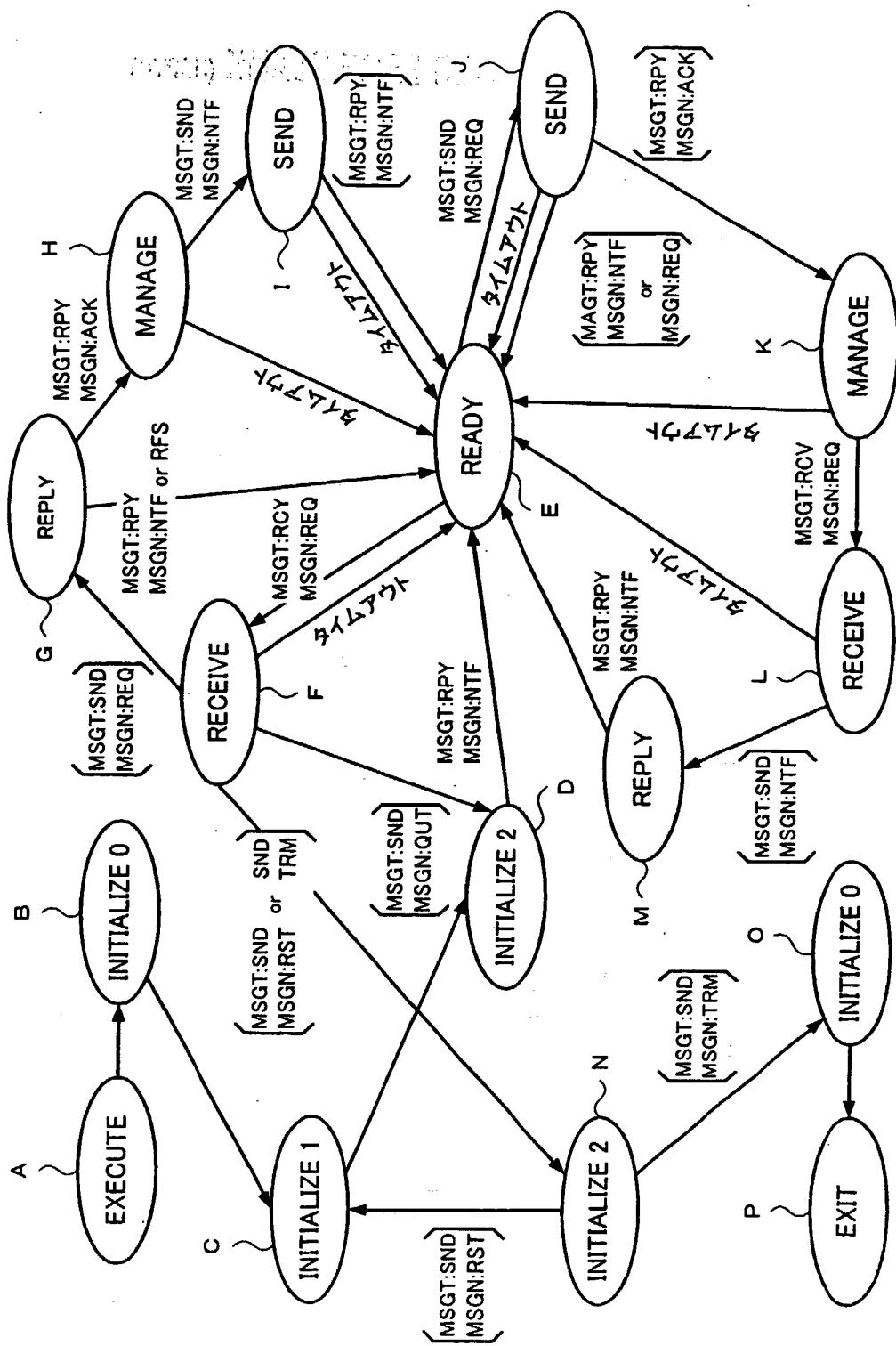
**THIS PAGE BLANK (USPTO)**

第8図B



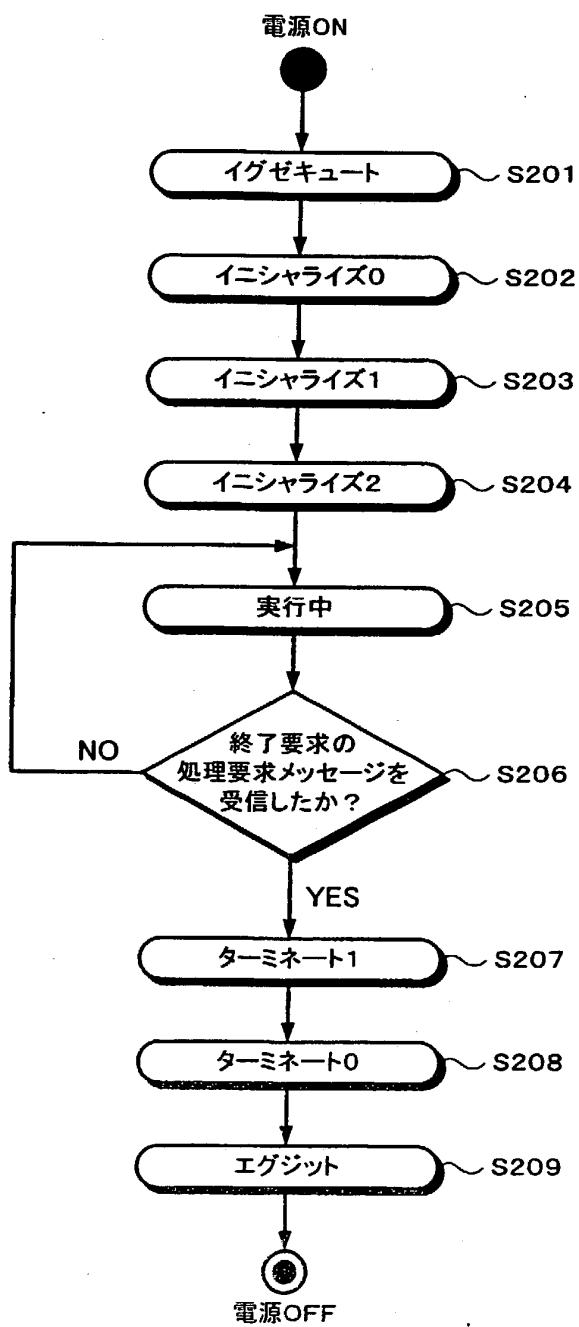
**THIS PAGE BLANK (USPTO)**

第9図



**THIS PAGE BLANK (USPTC)**

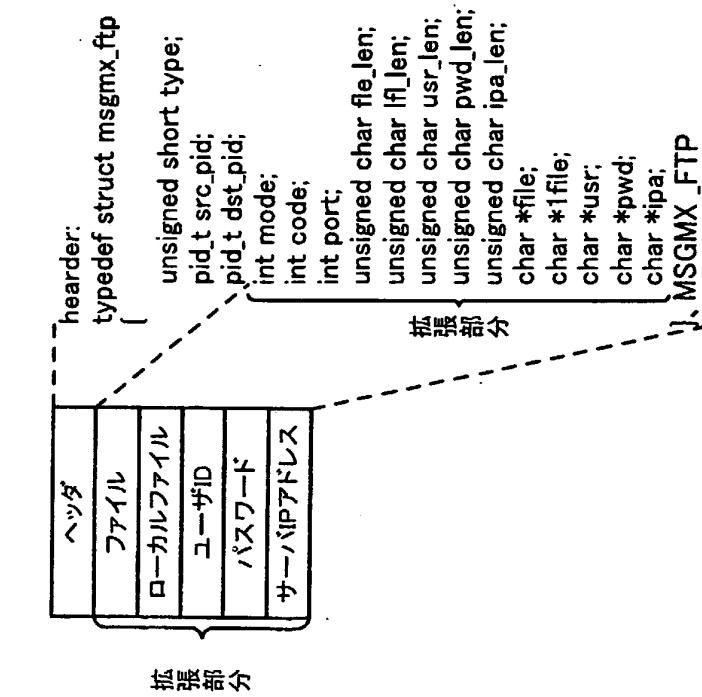
## 第10図



**THIS PAGE BLANK (USPTO)**

第11図A 第11図B

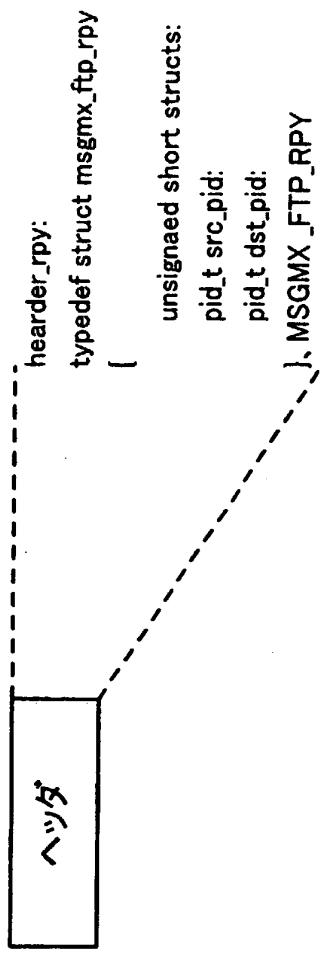
第11図C



**THIS PAGE BLANK (USPTO)**

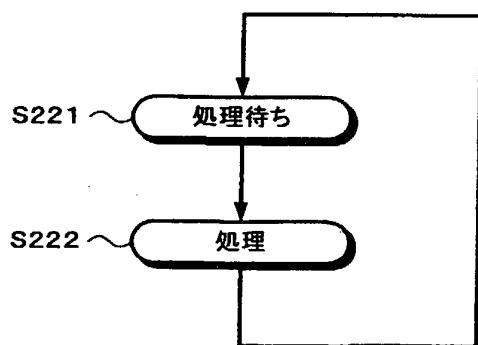
## 第12図A

## 第12図B



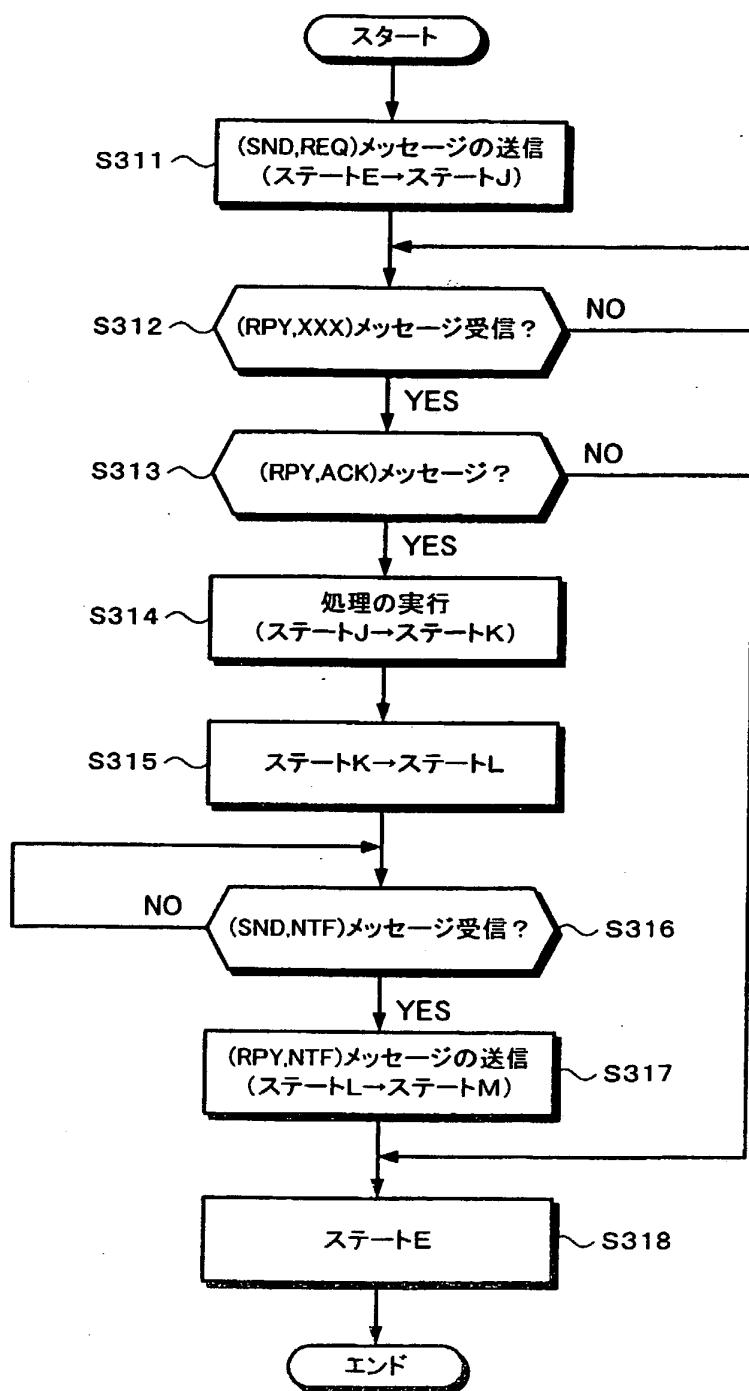
**THIS PAGE BLANK (USPTO)**

### 第13図



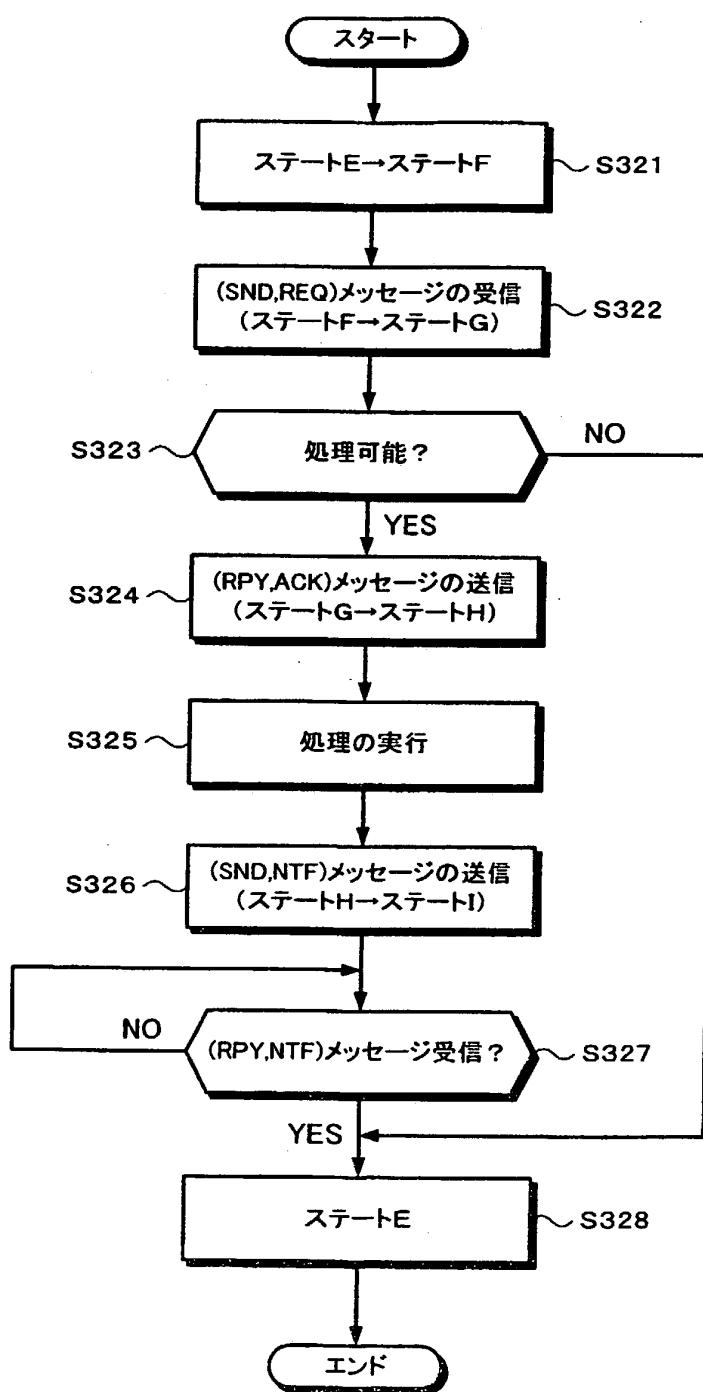
**THIS PAGE BLANK (USPTO)**

# 第14図



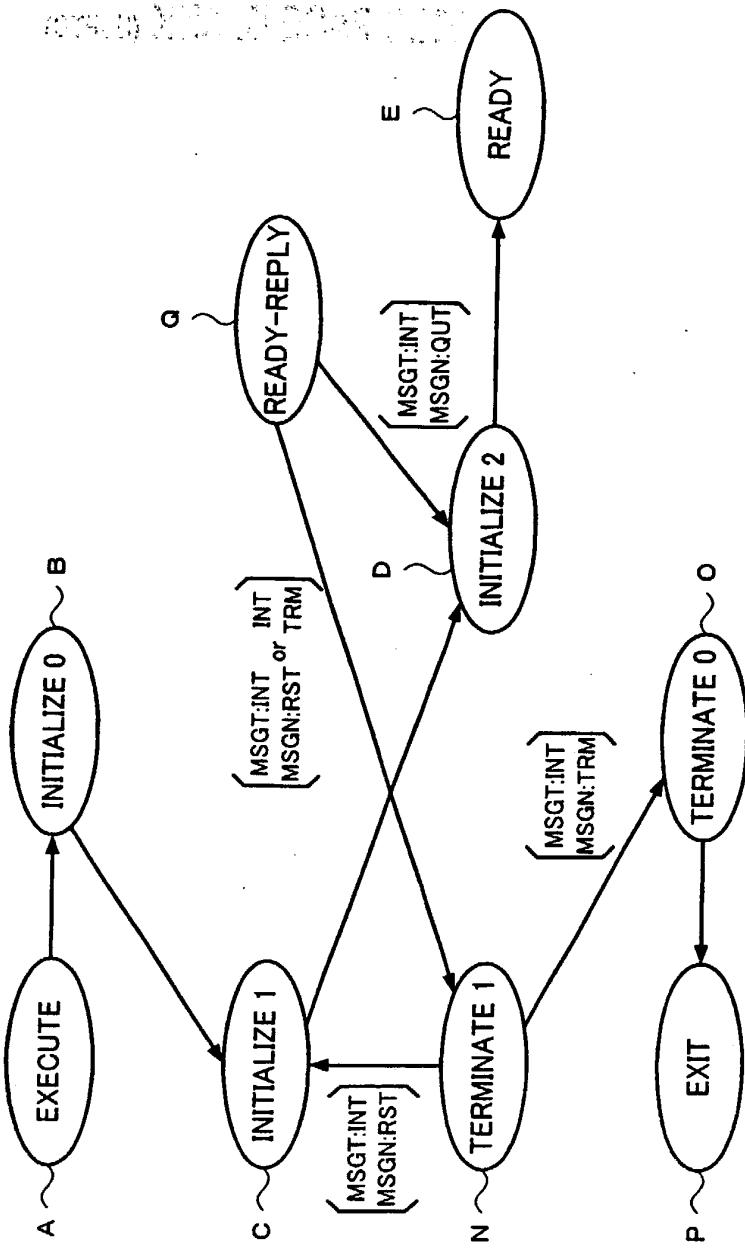
**THIS PAGE BLANK (USPTO)**

## 第15図



**THIS PAGE BLANK (USPTO)**

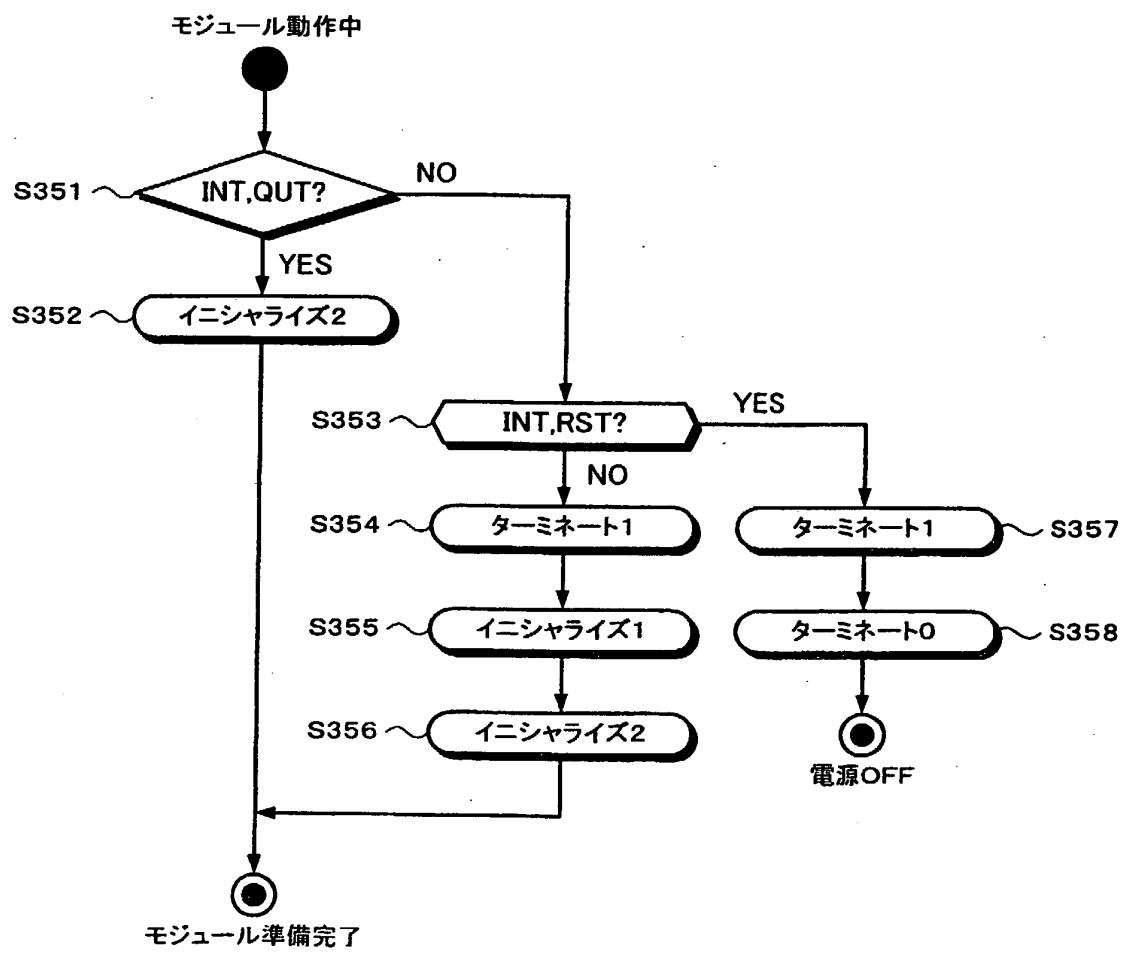
第16図



**THIS PAGE BLANK (USPTO)**

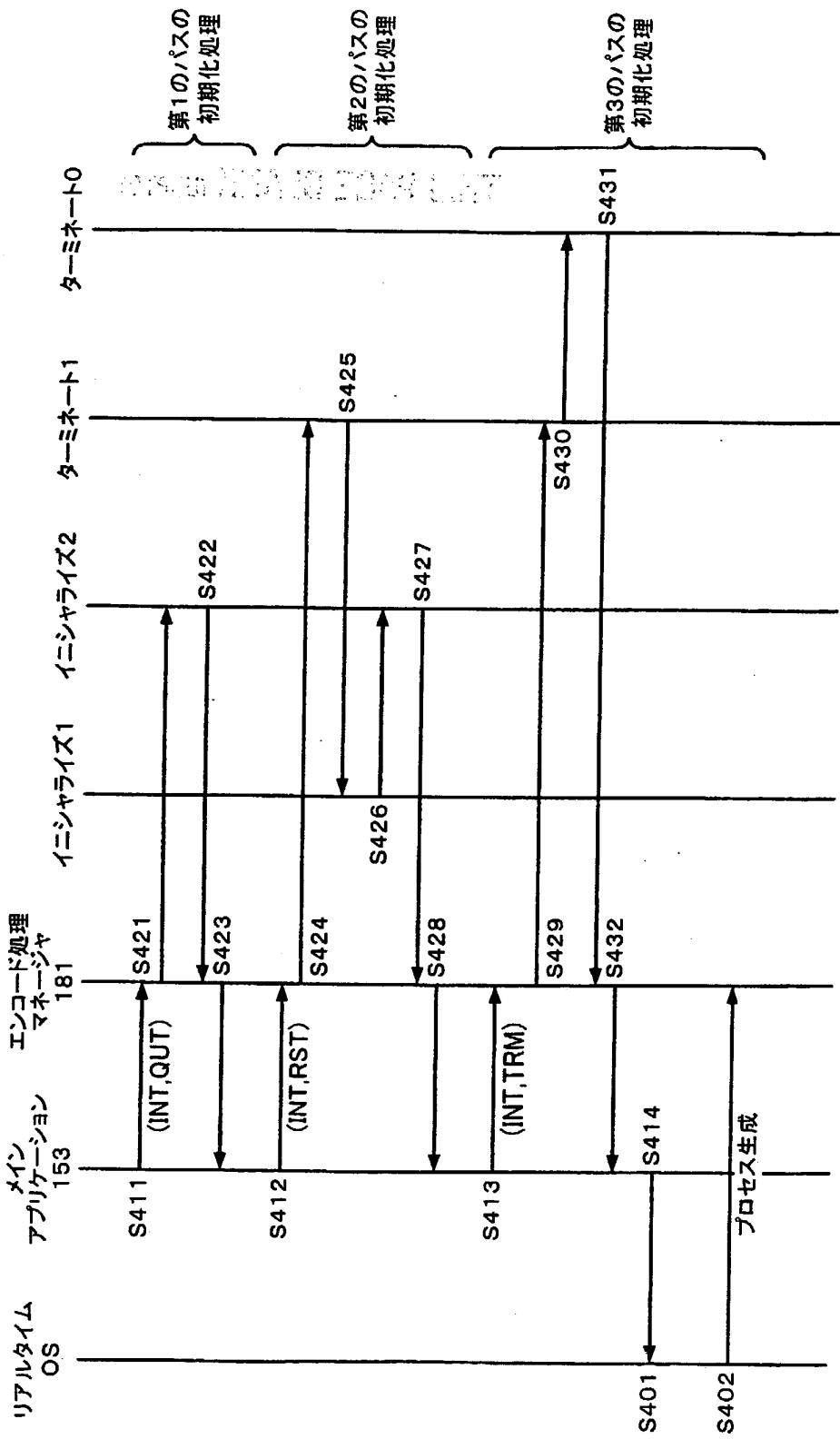
モジュール動作中

## 第17図



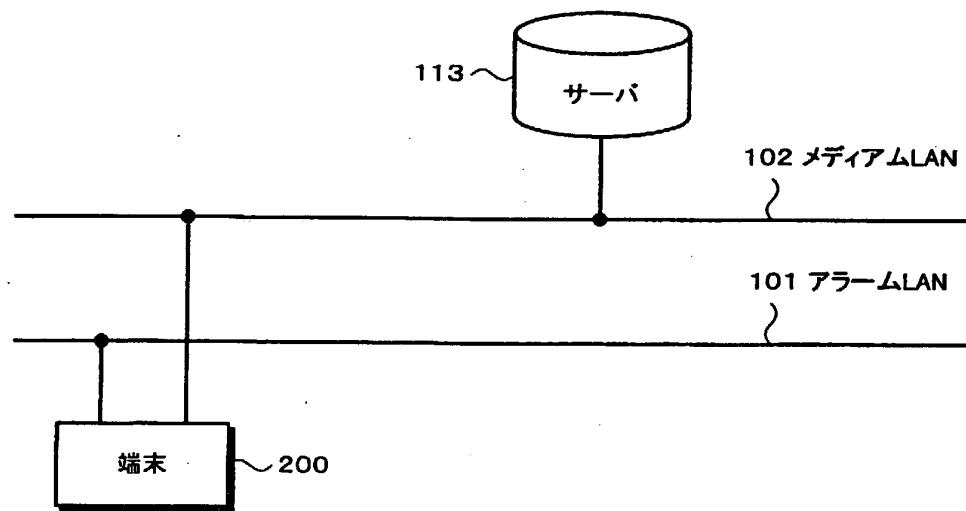
**THIS PAGE BLANK (USPTO)**

一八〇四



**THIS PAGE BLANK (USPTO)**

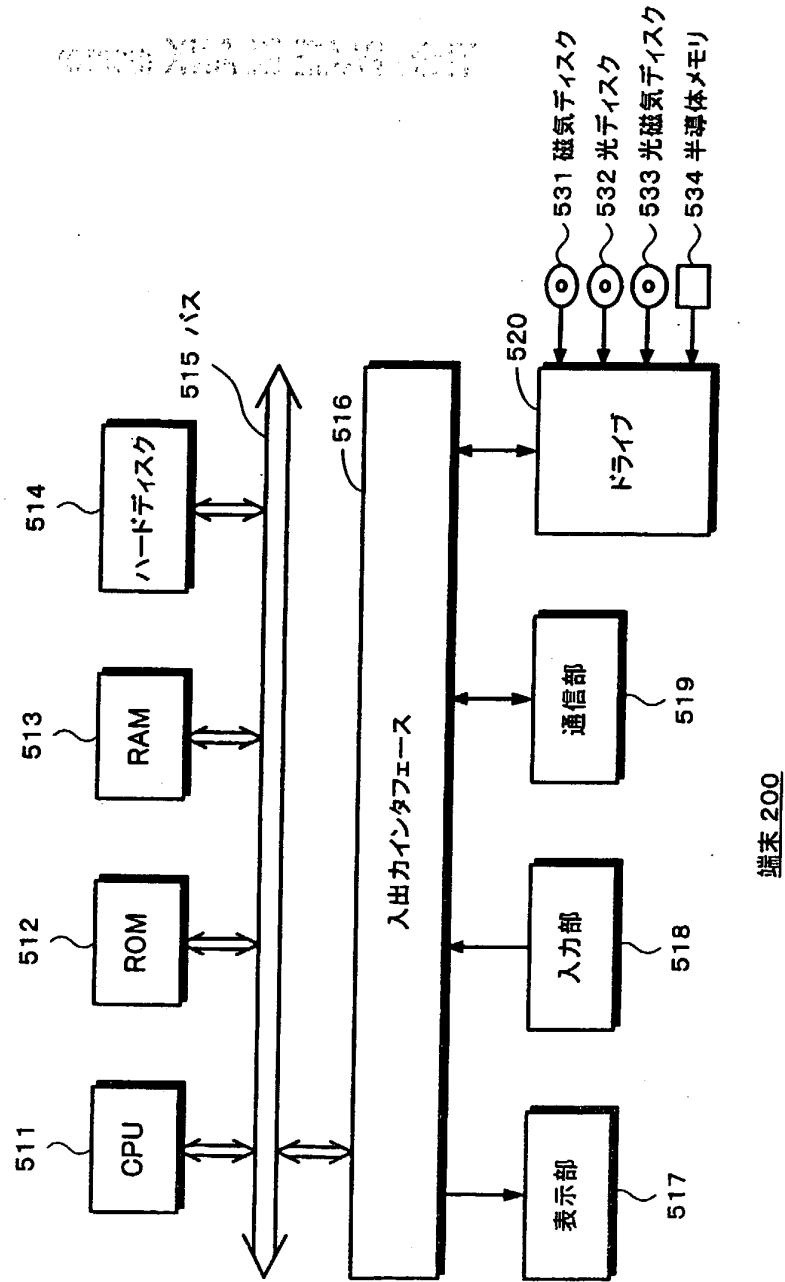
## 第19図



音楽配信サービスシステム

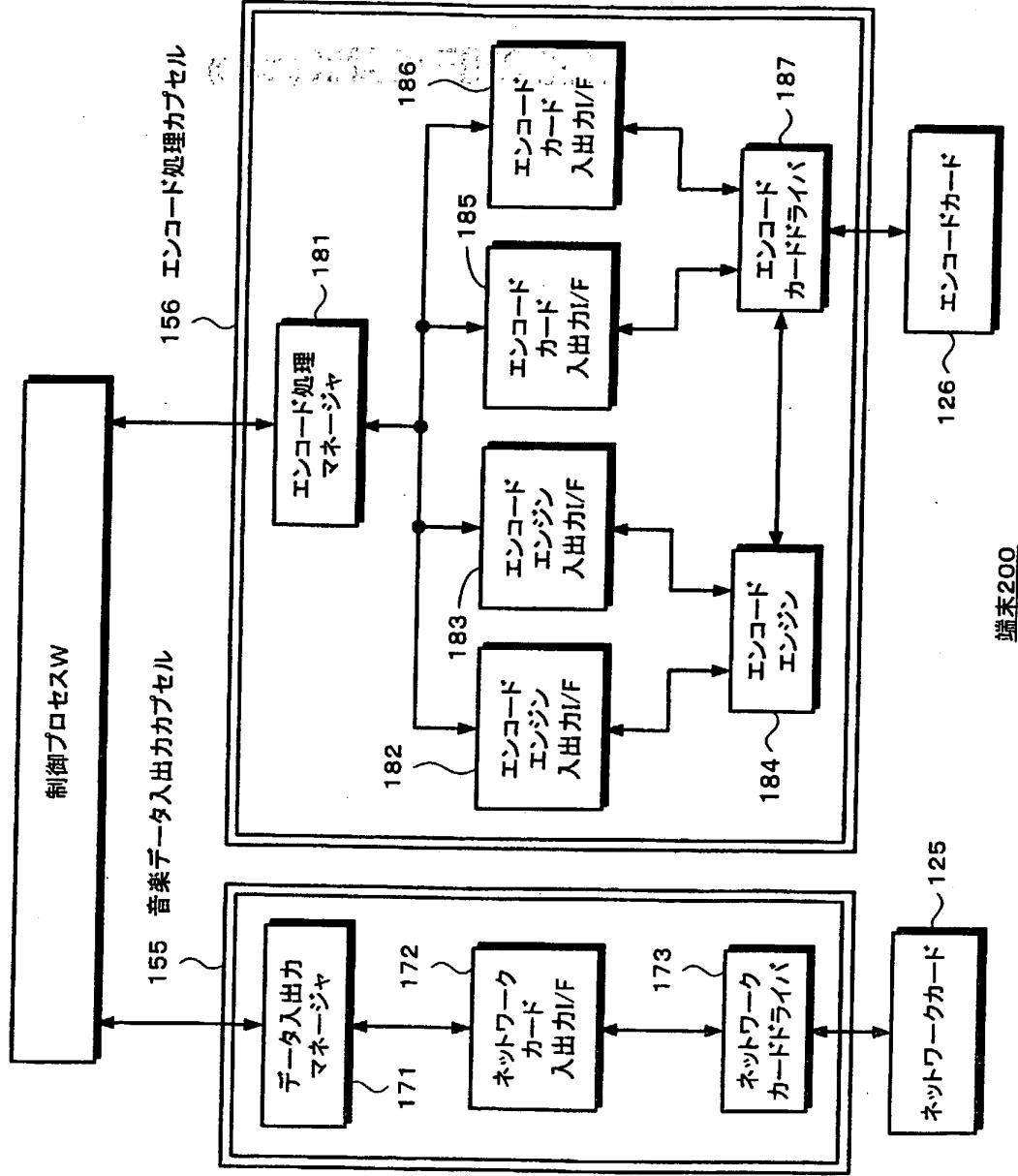
**THIS PAGE BLANK (USPTO)**

第20図



**THIS PAGE BLANK (USPTO)**

## 第21図



**THIS PAGE BLANK (USPTO)**

- 151 カプセルマネージャ
- 152 エンコード制御アプリケーション
- 153 メインアプリケーション
- 154 制御データ入出力カプセル
- 155 音楽データ入出力カプセル
- 156 エンコード処理カプセル
- 161 エンコード制御マネージャ
- 162 ネットワークカード入力I/Fプロセス
- 163 ネットワークカード出力I/F
- 164 ネットワークカードドライバ
- 171 データ入出力マネージャ
- 172 ネットワークカード入出力I/F
- 173 ネットワークカードドライバ
- 181 エンコード処理マネージャ
- 182 エンコードエンジン入出力I/F
- 183 エンコードエンジン入出力I/F
- 184 エンコードエンジン
- 185 エンコードカード入出力I/F
- 186 エンコードカード入出力I/F
- 187 エンコードカードドライバ

**THIS PAGE BLANK (USPTO)**

## INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/07549

## A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl<sup>7</sup> G06F13/10, 13/12, 13/00, G10K15/02

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl<sup>7</sup> G06F13/10, 13/12, 13/00, G10K15/02

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

|                           |           |                            |           |
|---------------------------|-----------|----------------------------|-----------|
| Jitsuyo Shinan Koho       | 1922-1996 | Toroku Jitsuyo Shinan Koho | 1994-2000 |
| Kokai Jitsuyo Shinan Koho | 1971-2000 | Jitsuyo Shinan Toroku Koho | 1996-2000 |

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

| Category* | Citation of document, with indication, where appropriate, of the relevant passages           | Relevant to claim No.             |
|-----------|--|-----------------------------------|
| X         | JP, 9-259067, A (NEC Yonezawa Ltd.), 03 October, 1997 (03.10.97) (Family: none)              | 1-3, 7,<br>9-11, 13<br>4-6, 8, 12 |
| Y         | JP, 5-334224, A (NEC Corporation), 17 December, 1993 (17.12.93) (Family: none)               | 4-6, 12                           |
| X         | US, 5968146, A (Hitachi, Ltd.), 19 October, 1999 (19.10.99)                                  | 14, 17, 19-22                     |
| Y         | & JP, 9-319693, A  | 8, 15, 16, 18                     |
| Y         | JP, 7-200420, A (Oki Electric Industry Co., Ltd.), 04 August, 1995 (04.08.95) (Family: none) | 15, 16, 18                        |

 Further documents are listed in the continuation of Box C. See patent family annex.

|  |  |
|--|--|
| * Special categories of cited documents: |  |
| "A"                                      | document defining the general state of the art which is not considered to be of particular relevance   |
| "E"                                      | earlier document but published on or after the international filing date   |
| "L"                                      | document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)  |
| "O"                                      | document referring to an oral disclosure, use, exhibition or other means   |
| "P"                                      | document published prior to the international filing date but later than the priority date claimed   |
| "T"                                      | later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention  |
| "X"                                      | document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone   |
| "Y"                                      | document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art |
| "&"                                      | document member of the same patent family  |

Date of the actual completion of the international search  
23 January, 2001 (23.01.01)Date of mailing of the international search report  
30 January, 2001 (30.01.01)Name and mailing address of the ISA/  
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

**THIS PAGE BLANK (USPTO)**

## 国際調査報告

国際出願番号 PCT/JP00/07549

A. 発明の属する分野の分類 (国際特許分類 (IPC))  
Int Cl' G 06 F 13/10, 13/12, 13/00, G 10 K 15/02

## B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))  
Int Cl' G 06 F 13/10, 13/12, 13/00, G 10 K 15/02

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1922-1996年  
日本国公開実用新案公報 1971-2000年  
日本国登録実用新案公報 1994-2000年  
日本国実用新案登録公報 1996-2000年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

## C. 関連すると認められる文献

| 引用文献の<br>カテゴリー* | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示   | 関連する<br>請求の範囲の番号                  |
|-----------------|---|-----------------------------------|
| X               | J P, 9-259067, A (米沢日本電気株式会社) 3. 10<br>月. 1997 (03. 10. 97) (ファミリーなし)         | 1-3, 7,<br>9-11, 13<br>4-6, 8, 12 |
| Y               |   |                                   |
| Y               | J P, 5-334224, A (日本電気株式会社) 17. 12<br>月. 1993 (17. 12. 93) (ファミリーなし)          | 4-6, 12                           |
| X               | U S, 5968146, A (株式会社日立製作所) 19. 10<br>月. 1999 (19. 10. 99) & J P, 9-319693, A | 14, 17, 19-22<br>8, 15, 16, 18    |
| Y               |   |                                   |

 C欄の続きにも文献が列挙されている。 パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

## の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日  
23. 01. 01

国際調査報告の発送日  
**30.01.01**

国際調査機関の名称及びあて先  
日本国特許庁 (ISA/JP)  
郵便番号 100-8915  
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)  
重田 尚郎

5 R 9298



電話番号 03-3581-1101 内線 3565

| C (続き) . 関連すると認められる文献 |   |                  |
|-----------------------|---|------------------|
| 引用文献の<br>カテゴリー*       | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示                                 | 関連する<br>請求の範囲の番号 |
| Y                     | JP, 7-200420, A (沖電気工業株式会社) 4. 8月.<br>1995 (04. 08. 95) (ファミリーなし) | 15, 16, 18       |

## 国際調査報告

国際出願番号 PCT/JP00/07549

A. 発明の属する分野の分類(国際特許分類(IPC))  
Int Cl' G 06 F 13/10, 13/12, 13/00, G 10 K 15/02

## B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))  
Int Cl' G 06 F 13/10, 13/12, 13/00, G 10 K 15/02

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1922-1996年  
日本国公開実用新案公報 1971-2000年  
日本国登録実用新案公報 1994-2000年  
日本国実用新案登録公報 1996-2000年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

## C. 関連すると認められる文献

| 引用文献の<br>カテゴリー* | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示   | 関連する<br>請求の範囲の番号    |
|-----------------|---|---------------------|
| X               | J P, 9-259067, A (米沢日本電気株式会社) 3. 10<br>月. 1997 (03. 10. 97) (ファミリーなし)         | 1-3, 7,<br>9-11, 13 |
| Y               |   | 4-6, 8, 12          |
| Y               | J P, 5-334224, A (日本電気株式会社) 17. 12<br>月. 1993 (17. 12. 93) (ファミリーなし)          | 4-6, 12             |
| X               | U S, 5968146, A (株式会社日立製作所) 19. 10<br>月. 1999 (19. 10. 99) & J P, 9-319693, A | 14, 17, 19-22       |
| Y               |   | 8, 15, 16, 18       |

 C欄の続きにも文献が列挙されている。 パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示す  
もの

「E」国際出願日前の出願または特許であるが、国際出願日  
以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行  
日若しくは他の特別な理由を確立するために引用する  
文献(理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

## の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって  
出願と矛盾するものではなく、発明の原理又は理論  
の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明  
の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以  
上の文献との、当業者にとって自明である組合せに  
よって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

## 国際調査を完了した日

23. 01. 01

## 国際調査報告の発送日

30.01.01

## 国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)  
郵便番号 100-8915  
東京都千代田区霞が関三丁目4番3号

## 特許庁審査官(権限のある職員)

重田 尚郎

5R 9298



電話番号 03-3581-1101 内線 3565

| C (続き) 関連すると認められる文献 |  |                  |
|---------------------|--|------------------|
| 引用文献の<br>カテゴリー*     | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示                                  | 関連する<br>請求の範囲の番号 |
| Y                   | J P, 7-200420, A (沖電気工業株式会社) 4. 8月.<br>1995 (04. 08. 95) (ファミリーなし) | 15, 16, 18       |

**PCT REQUEST**

Original (for SUBMISSION) -

|                |  |   |
|----------------|--|---|
| <b>0</b>       | <b>For receiving Office use only</b><br>International Application No.  |   |
| <b>0-1</b>     |  |   |
| <b>0-2</b>     | International Filing Date  |   |
| <b>0-3</b>     | Name of receiving Office and "PCT International Application"   |   |
| <b>0-4</b>     | <b>Form - PCT/RO/101 PCT Request</b><br>Prepared using   | <b>PCT-EASY Version 2.91<br/>(updated 10.10.2000)</b>   |
| <b>0-4-1</b>   |  |   |
| <b>0-5</b>     | <b>Petition</b><br>The undersigned requests that the present international application be processed according to the Patent Cooperation Treaty |   |
| <b>0-6</b>     | <b>Receiving Office (specified by the applicant)</b>   | <b>Japanese Patent Office (RO/JP)</b>   |
| <b>0-7</b>     | <b>Applicant's or agent's file reference</b>   | <b>S00P1309WO00</b>   |
| <b>I</b>       | <b>Title of invention</b>  | <b>STORAGE MEDIUM, INFORMATION PROCESSING APPARATUS, AND METHOD</b>                           |
| <b>II</b>      | <b>Applicant</b>   |   |
| <b>II-1</b>    | This person is:  | <b>applicant only</b>   |
| <b>II-2</b>    | Applicant for  | <b>all designated States except US</b>  |
| <b>II-4</b>    | Name   | <b>SONY CORPORATION</b>   |
| <b>II-5</b>    | Address:   | <b>7-35, Kitashinagawa 6-chome,<br/>Shinagawa-ku, Tokyo 141-0001</b>                          |
| <b>II-6</b>    | State of nationality   | <b>Japan</b>  |
| <b>II-7</b>    | State of residence   | <b>JP</b>   |
| <b>II-8</b>    | Telephone No.  | <b>03-5448-2111</b>   |
| <b>II-9</b>    | Facsimile No.  | <b>03-5448-5709</b>   |
| <b>III-1</b>   | <b>Applicant and/or inventor</b>   |   |
| <b>III-1-1</b> | This person is:  | <b>applicant and inventor</b>   |
| <b>III-1-2</b> | Applicant for  | <b>US only</b>  |
| <b>III-1-4</b> | Name (LAST, First)   | <b>IWATSU, Takeshi</b>  |
| <b>III-1-5</b> | Address:   | <b>C/O SONY CORPORATION<br/>7-35, Kitashinagawa 6-chome,<br/>Shinagawa-ku, Tokyo 141-0001</b> |
| <b>III-1-6</b> | State of nationality   | <b>Japan</b>  |
| <b>III-1-7</b> | State of residence   | <b>JP</b>   |

THIS PAGE BLANK (USPTO)

**PCT REQUEST**

Original (for SUBMISSION) -

S00P1309WO00

|               |   |   |
|---------------|---|---|
| <b>IV-1</b>   | <b>Agent or common representative; or address for correspondence</b><br>The person identified below is hereby/has been appointed to act on behalf of the applicant(s) before the competent International Authorities as:<br>Name (LAST, First)  | <b>Agent</b><br><br><b>SUGIURA, Masatomo</b><br><b>7th Floor, Ikebukuro Park Bldg.,</b><br><b>49-7, Minami Ikebukuro 2-chome,</b><br><b>Toshima-ku, Tokyo 171-0022</b><br><b>Japan</b><br><b>03-3980-0339</b><br><b>03-3982-3166</b><br><b>sugipat2@mbc.nifty.com</b> |
| <b>IV-1-1</b> | Address:  |   |
| <b>IV-1-3</b> | Telephone No.   |   |
| <b>IV-1-4</b> | Facsimile No.   |   |
| <b>IV-1-5</b> | e-mail  |   |
| <b>V</b>      | <b>Designation of States</b>  |   |
| <b>V-1</b>    | Regional Patent<br>(other kinds of protection or treatment, if any, are specified between parentheses after the designation(s) concerned)   | <b>EP: AT BE CH&amp;LI CY DE DK ES FI FR GB GR IE IT LU MC NL PT SE and any other State which is a Contracting State of the European Patent Convention and of the PCT</b>   |
| <b>V-2</b>    | National Patent<br>(other kinds of protection or treatment, if any, are specified between parentheses after the designation(s) concerned)   | <b>CN US</b>  |
| <b>V-5</b>    | <b>Precautionary Designation Statement</b><br>In addition to the designations made under items V-1, V-2 and V-3, the applicant also makes under Rule 4.9(b) all designations which would be permitted under the PCT except any designation(s) of the State(s) indicated under item V-6 below. The applicant declares that those additional designations are subject to confirmation and that any designation which is not confirmed before the expiration of 15 months from the priority date is to be regarded as withdrawn by the applicant at the expiration of that time limit. |   |
| <b>V-6</b>    | <b>Exclusion(s) from precautionary designations</b>   | <b>NONE</b>   |
| <b>VI-1</b>   | <b>Priority claim of earlier national application</b>   |   |
| <b>VI-1-1</b> | Filing date   | <b>29 October 1999 (29.10.1999)</b>   |
| <b>VI-1-2</b> | Number  | <b>Patent Application 11-308673</b>   |
| <b>VI-1-3</b> | Country   | <b>JP</b>   |
| <b>VI-2</b>   | <b>Priority claim of earlier national application</b>   |   |
| <b>VI-2-1</b> | Filing date   | <b>29 October 1999 (29.10.1999)</b>   |
| <b>VI-2-2</b> | Number  | <b>Patent Application 11-308674</b>   |
| <b>VI-2-3</b> | Country   | <b>JP</b>   |

**THIS PAGE BLANK (USPTO)**

**PCT REQUEST**

Original (for SUBMISSION) -

S00P1309WO00

|         |   |  |                              |
|---------|---|--|------------------------------|
| VI-3    | <b>Priority claim of earlier national application</b>             |  |                              |
| VI-3-1  | Filing date   | <b>25 October 2000 (25.10.2000)</b>  |                              |
| VI-3-2  | Number  | <b>P2000-325218</b>  |                              |
| VI-3-3  | Country   | <b>JP</b>  |                              |
| VI-4    | <b>Priority claim of earlier national application</b>             |  |                              |
| VI-4-1  | Filing date   | <b>25 October 2000 (25.10.2000)</b>  |                              |
| VI-4-2  | Number  | <b>P2000-325219</b>  |                              |
| VI-4-3  | Country   | <b>JP</b>  |                              |
| VII-1   | <b>International Searching Authority Chosen</b>                   | <b>Japanese Patent Office (JPO) (ISA/JP)</b>                                 |                              |
| VIII    | <b>Check list</b>   | number of sheets   | electronic file(s) attached  |
| VIII-1  | Request   | <b>4</b>   | -                            |
| VIII-2  | Description   | <b>46</b>  | -                            |
| VIII-3  | Claims  | <b>8</b>   | -                            |
| VIII-4  | Abstract  | <b>1</b>   | <b>s00p1309_abstract.txt</b> |
| VIII-5  | Drawings  | <b>23</b>  | -                            |
| VIII-7  | <b>TOTAL</b>  | <b>82</b>  |                              |
| VIII-8  | <b>Accompanying items</b>   | paper document(s) attached   | electronic file(s) attached  |
| VIII-9  | Fee calculation sheet   | ✓  | -                            |
| VIII-12 | Separate signed power of attorney                                 |  | -                            |
| VIII-16 | Priority document(s)  | <b>Item(s) VI-1, VI-2</b>  | -                            |
| VIII-17 | PCT-EASY diskette   | -  | <b>Diskette</b>              |
| VIII-17 | Other (specified):  | <b>Revenue stamps of transmittal fee and search fee for receiving office</b> | -                            |
| VIII-17 | Other (specified):  | <b>Submission of certificate of payment for international fee</b>            | -                            |
| VIII-18 | <b>Figure of the drawings which should accompany the abstract</b> | <b>9</b>   |                              |
| VIII-19 | <b>Language of filing of the international application</b>        | <b>Japanese</b>  |                              |
| IX-1    | <b>Signature of applicant or agent</b>                            |  |                              |
| IX-1-1  | Name (LAST, First)  | <b>SUGIURA, Masatomo</b>   |                              |

**FOR RECEIVING OFFICE USE ONLY**

|        |  |  |
|--------|--|--|
| 10-1   | <b>Date of actual receipt of the purported international application</b> |  |
| 10-2   | <b>Drawings:</b>   |  |
| 10-2-1 | Received   |  |
| 10-2-2 | Not received   |  |

**THIS PAGE BLANK (USPTO)**

**PCT REQUEST**

S00P1309WO00

Original (for SUBMISSION) -

|      |   |          |
|------|---|----------|
| 10-3 | Corrected date of actual receipt due to later but timely received papers or drawings completing the purported international application |          |
| 10-4 | Date of timely receipt of the required corrections under PCT Article 11(2)  |          |
| 10-5 | International Searching Authority   | ISA / JP |
| 10-6 | Transmittal of search copy delayed until search fee is paid   |          |

**FOR INTERNATIONAL BUREAU USE ONLY**

|      |  |  |
|------|--|--|
| 11-1 | Date of receipt of the record copy by the International Bureau |  |
|------|--|--|

**THIS PAGE BLANK (USPTO)**

## 国際調査報告

(法8条、法施行規則第40、41条)  
〔P C T 18条、P C T 規則43、44〕

|   |   |                           |
|---|---|---------------------------|
| 出願人又は代理人<br>の書類記号<br>S 0 0 P<br>1 3 0 9 W O 0 0 | 今後の手続きについては、国際調査報告の送付通知様式(P C T / I S A / 2 2 0)<br>及び下記5を参照すること。 |                           |
| 国際出願番号<br>P C T / J P 0 0 / 0 7 5 4 9           | 国際出願日<br>(日.月.年) 27. 10. 00                                       | 優先日<br>(日.月.年) 29. 10. 99 |
| 出願人(氏名又は名称)<br>ソニー株式会社                          |   |                           |

国際調査機関が作成したこの国際調査報告を法施行規則第41条(P C T 18条)の規定に従い出願人に送付する。  
この写しは国際事務局にも送付される。

この国際調査報告は、全部で 4 ページである。

この調査報告に引用された先行技術文献の写しも添付されている。

1. 国際調査報告の基礎
  - a. 言語は、下記に示す場合を除くほか、この国際出願がされたものに基づき国際調査を行った。
  この国際調査機関に提出された国際出願の翻訳文に基づき国際調査を行った。
  - b. この国際出願は、ヌクレオチド又はアミノ酸配列を含んでおり、次の配列表に基づき国際調査を行った。
  この国際出願に含まれる書面による配列表
  この国際出願と共に提出されたフレキシブルディスクによる配列表
  出願後に、この国際調査機関に提出された書面による配列表
  出願後に、この国際調査機関に提出されたフレキシブルディスクによる配列表
  出願後に提出した書面による配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述書の提出があった。
  書面による配列表に記載した配列とフレキシブルディスクによる配列表に記録した配列が同一である旨の陳述書の提出があった。
2.  請求の範囲の一部の調査ができない(第I欄参照)。
3.  発明の單一性が欠如している(第II欄参照)。
4. 発明の名称は
  出願人が提出したものと承認する。
  次に示すように国際調査機関が作成した。

---

5. 要約は
  出願人が提出したものと承認する。
  第III欄に示されているように、法施行規則第47条(P C T 規則38.2(b))の規定により国際調査機関が作成した。出願人は、この国際調査報告の発送の日から1カ月以内にこの国際調査機関に意見を提出することができる。
6. 要約書とともに公表される図は、  
第 6 図とする。  出願人が示したとおりである。  なし
  - 出願人は図を示さなかった。
  - 本図は発明の特徴を一層よく表している。

**THIS PAGE BLANK (USPTO)**

## 第III欄 要約（第1ページの5の続き）

音楽配信サービスシステムの配信側のエンコーダにおいて、制御部（152、153）とハードウェアとの間にカプセル化したプロセスを設け、プロセスに異常が生じたとき当該プロセスは初期化される。

37620 X'1440 E048 0011

**THIS PAGE BLANK (USPTO)**

## A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int Cl' G 06 F 13/10, 13/12, 13/00, G 10 K 15/02

## B. 調査を行った分野

## 調査を行った最小限資料 (国際特許分類 (IPC))

Int Cl' G 06 F 13/10, 13/12, 13/00, G 10 K 15/02

## 最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1922-1996年  
 日本国公開実用新案公報 1971-2000年  
 日本国登録実用新案公報 1994-2000年  
 日本国実用新案登録公報 1996-2000年

## 国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

## C. 関連すると認められる文献

| 引用文献の<br>カテゴリー* | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示   | 関連する<br>請求の範囲の番号               |
|-----------------|---|--------------------------------|
| X ✓             | J P, 9-259067, A (米沢日本電気株式会社) 3. 10<br>月. 1997 (03. 10. 97) (ファミリーなし)         | 1-3, 7,<br>9-11, 13            |
| Y               |   | 4-6, 8, 12                     |
| Y ✓             | J P, 5-334224, A (日本電気株式会社) 17. 12<br>月. 1993 (17. 12. 93) (ファミリーなし)          | 4-6, 12                        |
| X ✓             | U S, 5968146, A (株式会社日立製作所) 19. 10<br>月. 1999 (19. 10. 99) & J P, 9-319693, A | 14, 17, 19-22<br>8, 15, 16, 18 |

 C欄の続きにも文献が列挙されている。 パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

## の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

## 国際調査を完了した日

23. 01. 01

## 国際調査報告の発送日

30.01.01

## 国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号 100-8915

東京都千代田区霞が関三丁目 4 番 3 号

## 特許庁審査官 (権限のある職員)

重田 尚郎

5R 9298



電話番号 03-3581-1101 内線 3565

**THIS PAGE BLANK (USPTO)**

| C(続き) | 関連すると認められる文献  | 関連する<br>請求の範囲の番号 |
|-------|---|------------------|
| Y ✓   | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示<br>J P, 7-200420, A (沖電気工業株式会社) 4. 8月.<br>1995 (04. 08. 95) (ファミリーなし) | 15, 16, 18       |

**THIS PAGE BLANK (USPTO)**